#2 PRIDENTS S-1-01 Ratolus

PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of: Masayuki HATA

Serial No.: Not Yet Assigned

Filed: December 26, 2000

For: LIGHT EMITTING DEVICE



CLAIM FOR PRIORITY UNDER 35 U.S.C. 119

Director of Patents and Trademarks Washington, D.C. 20231

December 26, 2000

Sir:

The benefit of the filing date of the following prior foreign application is hereby requested for the above-identified application, and the priority provided in 35 U.S.C. 119 is hereby claimed:

Japanese Appln. No. 11-371745, filed December 27, 1999

In support of this claim, the requisite certified copy of said original foreign application is filed herewith.

It is requested that the file of this application be marked to indicate that the applicants have complied with the requirements of 35 U.S.C. 119 and that the Patent and Trademark Office kindly acknowledge receipt of said certified copy.

In the event that any fees are due in connection with this paper, please charge our Deposit Account No. <u>01-2340</u>.

Respectfully submitted,
ARMSTRONG, WESTERMAN, HATTORI
McLELAND & NAUGHTON

Le-Nhung McLeland

Reg. No. 31,541

Atty. Docket No.: 001699 Suite 1000, 1725 K Street, N.W.

Washington, D.C. 20006

Tel: (202) 659-2930 Fax: (202) 887-0357

LNM/lri

日本国特許庁 PATENT OFFICE

PATENT OFFICE
JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

1999年12月27日

出願番号

Application Number:

平成11年特許願第371745号

出 頤 Applicant (s):

三洋電機株式会社

2000年12月 1日

特許庁長官 Commissioner, Patent Office





特平11-371745

【書類名】 特許願

【整理番号】 NBA0991058

【提出日】 平成11年12月27日

【あて先】 特許庁長官殿

【国際特許分類】 H01S 3/025

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会

社内

【氏名】 畑 雅幸

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【代理人】

【識別番号】 100098305

【弁理士】

【氏名又は名称】 福島 祥人

【電話番号】 06-6330-5625

【手数料の表示】

5

【予納台帳番号】 032920

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9403774

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 発光素子

【特許請求の範囲】

【請求項1】 圧電効果の発生を伴う歪を有する発光層が第1のn型層と第 1のp型層とに挟まれるように配置された発光素子であって、

前記圧電効果の結果として発生する前記発光層の電位勾配は前記第1のn型層 側が前記第1のp型層側に比べて高く、

少なくとも前記発光層と前記第1のp型層との間に前記発光層よりも大きい禁 制帯幅を有する第2のn型層が設けられたことを特徴とする発光素子。

【請求項2】 前記第1のp型層は第1のクラッド層を含み、前記第2のn型層の禁制帯幅が前記第1のクラッド層よりも小さいことを特徴とする請求項1記載の発光素子。

【請求項3】 圧電効果の発生を伴う歪を有する発光層が第1のn型層と第 1のp型層とに挟まれるように配置された発光素子であって、

前記圧電効果の結果として発生する前記発光層の電位勾配は前記第1のn型層 側が前記第1のp型層側に比べて高く、

少なくとも発光層と前記第1のn型層との間に前記発光層よりも大きい禁制帯幅を有する第2のp型層が設けられたことを特徴とする発光素子。

【請求項4】 前記第1のn型層は第2のクラッド層を含み、前記第2のp型層の禁制帯幅が前記第2のクラッド層よりも小さいことを特徴とする請求項3記載の発光素子。

【請求項5】 前記発光層を構成する材料の構造はウルツ鉱構造であることを特徴とする請求項1~4のいずれかに記載の発光素子。

【請求項6】 前記発光層の主面はほぼ〈0001〉方向であることを特徴とする請求項5記載の発光素子。

【請求項7】 前記発光層を構成する材料の構造は閃亜鉛鉱構造であることを特徴とする請求項1~4のいずれかに記載の発光素子。

【請求項8】 前記発光層の主面はほぼ〈111〉方向であることを特徴と する請求項7記載の発光素子。 【請求項9】 前記圧電効果の発生を伴う歪は、前記発光層の面内方向に前 記発光層を圧縮する歪を含むことを特徴とする請求項1~8のいずれかに記載の 発光素子。

【請求項10】 前記圧電効果の発生を伴う歪は、前記発光層の面内方向に 前記発光層を伸張する歪を含むことを特徴とする請求項1~8のいずれかに記載 の発光素子。

【請求項11】 前記発光層を構成する材料はIII - V族化合物半導体であることを特徴とする請求項1~10のいずれかに記載の発光素子。

【請求項12】 前記III - V族化合物半導体は、ホウ素、ガリウム、アルミニウムおよびインジウムの少なくとも1つを含む窒化物系半導体であることを特徴とする請求項11記載の発光素子。

【請求項13】 前記発光層を構成する材料はII-VI族化合物半導体または I-VII族化合物半導体であることを特徴とする請求項1~10のいずれかに記載の発光素子。

【請求項14】 前記発光層は、圧電効果の発生を伴う歪を有する1つ以上の井戸層と、前記井戸層を挟むように配置された2つ以上の障壁層とから構成される量子井戸構造を有し、前記圧電効果の結果として発生する前記井戸層内の電位勾配は、前記第1のn型層側が前記第1のp型層側に比べて高いことを特徴とする請求項1~13のいずれかに記載の発光素子。

【請求項15】 前記量子井戸構造の発光層中にアクセプタ準位およびドナー準位のうち少なくとも一方の準位が前記量子井戸構造の閉じ込め方向に圧電効果の結果として発生する電位勾配を低減するように不均一に形成されたことを特徴とする請求項14記載の発光素子。

【請求項16】 前記井戸層内において、圧電効果の結果として発生する電位の高い前記第1のn型層側に電位の低い前記第1のp型層側に比べてアクセプタ準位が多く形成されたことを特徴とする請求項15記載の発光素子。

【請求項17】 前記井戸層内において、圧電効果の結果として発生する電位の低い前記第1のp型層側に電位の高い前記第1のn型層側に比べてドナー準位が多く形成されたことを特徴とする請求項15または16記載の発光素子。

【請求項18】 前記障壁層内において、圧電効果の結果として発生する電位の高い前記第1のn型層側の前記井戸層の界面と接する部分に電位の低い前記第1のp型層側の前記井戸層の界面と接する部分に比べてアクセプタ準位が多く形成されたことを特徴とする請求項15~17のいずれかに記載の発光素子。

【請求項19】 前記障壁層内において、圧電効果の結果として発生する電位の低い前記第1のp型層側の前記井戸層の界面と接する部分に電位の高い前記第1のn型層側の前記井戸層の界面と接する部分に比べてドナー準位が多く形成されたことを特徴とする請求項15~18のいずれかに記載の発光素子。

【請求項20】 前記量子井戸構造の発光層中にアクセプタ準位およびドナー準位の両方が形成されたことを特徴とする請求項15~19のいずれかに記載の発光素子。

【請求項21】 前記アクセプタ準位の濃度と前記ドナー準位の濃度とがほぼ等しいことを特徴とする請求項20記載の発光素子。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、圧電効果を有する材料により形成される発光素子に関する。

[0002]

【従来の技術】

GaN、GaInN、AlGaN、AlGaInN等のIII 族窒化物半導体(以下、窒化物系半導体と呼ぶ。)を用いた半導体レーザ素子、発光ダイオード等の半導体発光素子は、可視から視外にわたる領域の光を発生する発光素子として応用が期待されている。

[0003]

これらの応用の中で、GaInN量子井戸層を発光層とする半導体発光素子の 実用化に向けて開発が盛んに行われている。このような半導体発光素子は、サファイア、炭化ケイ素等の基板の(0001)面上に、MOVPE法(有機金属気相成長法)やMBE法(分子線エピタキシャル成長法)により作製されている。

[0004]

図42は従来のGaN系半導体発光素子の構成を示す模式的断面図である。図42の半導体発光素子は、特開平6-268257号公報に開示されている。

[0005]

図42において、サファイア基板61上に、GaNからなるバッファ層62、 n-GaNからなるn-コンタクト層63、多重量子井戸構造を有する発光層6 4、およびp-GaNからなるp-キャップ層65が順に形成されている。発光 層64は、組成の異なるGaInNからなる複数の障壁層64aおよび量子井戸 層64bが交互に積層されてなる。

[0006]

このような従来の半導体発光素子の製造方法では、通常、ほぼ(0001)面を主面とするサファイア基板61を用い、例えばMOVPE法により、サファイア基板上にバッファ層62からpーキャップ層65までの各層を順次形成する。この際、nーコンタクト層63からpーキャップ層65までの各層は、窒化物系半導体の[0001]方向に結晶成長する。

[0007]

【発明が解決しようとする課題】

ところで、一般的に閃亜鉛鉱構造、ウルツ鉱構造等の対称中心を持たない結晶では、歪により圧電効果が発生することがある。例えば、閃亜鉛鉱構造では、[111]軸に関して圧縮または伸張する歪において圧電効果が最も大きくなる。また、ウルツ鉱構造では、[0001]軸に関して圧縮または伸張する歪において圧電効果が最も大きくなる。

[0008]

上記の従来の半導体発光素子において、GaInNからなる発光層64は、(0001)面を主面とする量子井戸構造を有する。GaInNからなる量子井戸層64bの格子定数は、n-GaNからなるn-コンタクト層63の格子定数よりも大きいので、量子井戸層64bには量子井戸の面内方向(界面に平行な方向)に圧縮歪が加わり、量子井戸の閉じ込め方向(界面に垂直な方向)には引張り歪が加わる。その結果、圧電効果に伴う電位勾配が量子井戸層64b中に発生し、[0001]方向側の電位が低く、[000-1]方向側の電位が高くなる。こ

の場合の量子井戸構造の発光層64のエネルギーバンドを図43に示す。なお、図43には、5層の障壁層64aおよび4層の量子井戸層64bが示される。

[0009]

図43に示すように、発光層64内の量子井戸層64bに電位勾配が発生する ため、図44に示すように、注入された電流による電子と正孔とが空間的に分離 する。その結果、半導体発光素子において、発光効率が低下する。特に、半導体 レーザ素子においては、しきい値電流が高くなる。

[0010]

発光層64の量子井戸層64 bに不純物を添加すると、キャリアの移動により電位勾配が減少する効果が現れる。しかし、量子井戸層64 b に p 型不純物および n 型不純物の両方が添加されると、キャリアが補償され、キャリア濃度が低下する。それにより、キャリアの移動により電位勾配が減少する効果が小さくなる。特に、量子井戸層64 b に添加された p 型不純物の濃度と n 型不純物の濃度とがほぼ等しい場合には、キャリアの移動により電位勾配が減少する効果がさらに小さくなる。

[0011]

このような現象は、閃亜鉛鉱構造やウルツ鉱構造等の他のIII - V族化合物半導体(例えばGaInP系半導体、GaAs系半導体またはInP系半導体)、II-VI族半導体、I-VII 族半導体においても発生する。特に、窒化物系半導体では圧電効果が大きいため、圧電効果により発生する電位勾配が大きくなり、発光効率の低下やしきい値電流および動作電流の上昇が顕著に現れる。

[0012]

本発明の目的は、発光効率が高く動作電流またはしきい値電流が低い発光素子を提供することである。

[0013]

【課題を解決するための手段および発明の効果】

本発明に係る発光素子は、圧電効果の発生を伴う歪を有する発光層が第1のn型層と第1のp型層とに挟まれるように配置された発光素子であって、圧電効果の結果として発生する発光素子の電位勾配は第1のn型層側が第1のp型層側に

比べて高く、少なくとも発光層と第1のp型層との間に発光層よりも大きい禁制 帯幅を有する第2のn型層が設けられたものである。

[0014]

本発明に係る発光素子においては、第2のn型層が発光層と第1のp型層との間に形成されたことにより、発光層の界面に垂直な方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離され、界面に垂直な方向に圧電効果のために発生する電位勾配が低減される。それにより、電流として注入される電子と正孔との分離が抑制されるので、利得が得られやすくなり、発光効率の低下および動作電流またはしきい値電流の上昇が抑制される。

[0015]

また、第1のp型層は第1のクラッド層を含み、第2のn型層の禁制帯幅が第 1のクラッド層よりも小さくてもよい。この場合、第2のn型層の屈折率が第1 のクラッド層よりも大きくなるため、第2のn型層が光ガイド層としての機能を 有する。

[0016]

本発明に係る発光素子は、圧電効果の発生を伴う歪を有する発光層が第1のn型層と第1のp型層とに挟まれるように配置された発光素子であって、圧電効果の結果として発生する発光層の電位勾配は第1のn型層側が第1のp型層側に比べて高く、少なくとも発光層と第1のn型層との間に発光層よりも大きい禁制帯幅を有する第2のp型層が設けられたものである。

[0017]

本発明に係る発光素子においては、第2のp型層が発光層と第1のn型層との間に形成されることにより、発光層の界面に垂直な方向に正孔の移動が生じ、電子とイオン化したアクセプタ準位とが空間的に分離され、界面に垂直な方向に圧電効果のために発生する電位勾配が低減される。それにより、電流として注入される電子と正孔との分離が抑制されるので、利得が得られやすくなり、発光効率の低下および動作電流またはしきい値電流の上昇が抑制される。

[0018]

また、第1のn型層が第2のクラッド層を含み、第2のp型層の禁制帯幅が第

2のクラッド層よりも小さくてもよい。この場合、第2のp型層の屈折率が第2のクラッド層よりも大きくなるため、第2のp型層が光ガイド層としての機能を有する。

[0019]

発光層を構成する材料の構造はウルツ鉱構造であってもよい。ウルツ鉱構造の結晶においては、歪により圧電効果が発生する。したがって、発光層と第1のp型層との間に第2のn型層を設けるか、あるいは発光層と第1のn型層との間に第2のp型層を設けることにより、圧電効果のために発生した発光層の電位勾配が減少する。

[0020]

発光層の主面はほぼ<0001>方向であってもよい。ウルツ鉱構造の結晶では<0001>軸に関して圧縮または伸張する歪による圧電効果が最も大きくなるので、第2のn型層または第2のp型層を形成することによる電位勾配の減少の効果が顕著に現れる。

[0021]

発光層を構成する材料の構造は閃亜鉛鉱構造であってもよい。閃亜鉛鉱構造の結晶においては、歪により圧電効果が発生する。したがって、発光層と第1のp型層との間に第2のn型層を設けるかまたは発光層と第1のn型層との間に第2のp型層を設けることにより、圧電効果のために発生した発光層の電位勾配が減少する。

[0022]

また、発光層の主面はほぼ<111>方向であってもよい。閃亜鉛鉱構造の結晶では、<111>軸方向に関して圧縮または伸張する歪による圧電効果が最も大きくなるので、第2のn型層または第2のp型層を形成することによる電位勾配の減少の効果が顕著に現れる。

[0023]

圧電効果の発生を伴う歪は、発光層の面内方向に発光層を圧縮する歪を含んで もよい。この場合には、発光層の面内方向に発光を圧縮する歪により圧電効果が 発生する。したがって、発光層と第1のp型層との間に第2のn型層を形成する かあるいは発光層と第1のn型層との間に第2のp型層を形成することにより、 圧電効果のために発生する電位勾配が低減される。

[0024]

圧電効果の発生を伴う歪は、発光層の面内方向に発光層を伸張する歪を含んでもよい。この場合には、発光層の面内方向に発光層を伸張する歪により圧電効果が発生する。したがって、発光層と第1のp型層との間に第2のn型層を形成するかあるいは発光層と第1のn型層との間に第2のp型層を形成することにより、圧電効果のために発生する電位勾配が低減される。

[0025]

発光層を構成する材料はIII - V族化合物半導体であってもよい。また、III - V族化合物半導体は、ホウ素、ガリウム、アルミニウムおよびインジウムの少なくとも1つを含む窒化物系半導体であってもよい。特に、窒化物系半導体では圧電効果が大きいため、圧電効果により発生する電位勾配が大きくなる。したがって、発光層と第1のp型層との間に第2のp型層を形成するかあるいは発光層と第1のp型層との間に第2のp型層を形成することによる電位勾配の減少の効果が顕著に現れる。

[0026]

発光層を構成する材料はII-VI族化合物半導体またはI-VII族化合物半導体であってもよい。この場合にも、発光層と第1のp型層との間に第2のn型層を形成するかあるいは発光層と第1のn型層との間に第2のp型層を形成することにより、圧電効果のために電位勾配を低減することができる。

[0027]

上記の発光素子において、発光層は、圧電効果の発生を伴う歪を有する1つ以上の井戸層と、井戸層を挟むように配置された2つ以上の障壁層とから構成される量子井戸構造を有し、圧電効果の結果として発生する井戸層内の電位勾配は、第1のn型層側が第1のp型層側に比べて高くてもよい。この場合には、発光層と第1のp型層との間に第2のn型層を形成するかあるいは発光層と第1のn型層との間に第2のp型層を形成することにより、量子井戸構造の閉じ込め方向に圧電効果のために発生する電位勾配が低減される。

[0028]

また、量子井戸構造の発光層中にアクセプタ準位およびドナー準位のうち少なくとも一方の準位が量子井戸構造の閉じ込め方向に圧電効果の結果として発生する電位勾配を低減するように不均一に形成されてもよい。

[0029]

この場合、量子井戸構造の発光層中にアクセプタ準位およびドナー準位のうち少なくとも一方の準位が不均一に形成されることにより、量子井戸構造の閉じ込め方向に圧電効果のために発生する電位勾配がさらに低減される。それにより、電流として注入される電子と正孔との分離がさらに抑制されるので、利得が得られやすくなり、発光効率の低下および動作電流またはしきい値電流の上昇がさらに抑制される。

[0030]

発光層は、2つ以上の井戸層と、井戸層を挟む3つ以上の障壁層とにより構成 される多重量子井戸構造を有してもよい。また、発光層は、1つの井戸層と、井 戸層を挟む2つの障壁層とにより構成される単一量子井戸構造を有してもよい。

[0031]

井戸層内において、圧電効果の結果として発生する電位の高い側に電位の低い 側に比べてアクセプタ準位が多く形成されてもよい。

[0032]

この場合、量子井戸構造の閉じ込め方向に正孔の移動が生じ、正孔とイオン化 したアクセプタ準位とが空間的に分離する。それにより、圧電効果のために発生 した井戸層の電位勾配が減少する。

[0033]

井戸層内において、圧電効果の結果として発生する電位の低い側に電位の高い 側に比べてドナー準位が多く形成されてもよい。

[0034]

この場合、量子井戸構造の閉じ込め方向に電子の移動が生じ、電子とイオン化 したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した 井戸層の電位勾配がさらに減少する。

特平11-371745

[0035]

障壁層内において、圧電効果の結果として発生する電位の高い側の井戸層の界面と接する部分に電位の低い側の井戸層の界面と接する部分に比べてアクセプタ 準位が多く形成されてもよい。

[0036]

この場合、量子井戸構造の閉じ込め方向に正孔の移動が生じ、正孔とイオン化 したアクセプタ準位とが空間的に分離する。それにより、圧電効果のために発生 した井戸層の電位勾配がさらに減少する。

[0037]

障壁層内において、圧電効果の結果として発生する電位の低い側の井戸層の界面と接する部分に電位の高い側の井戸層の界面と接する部分に比べてドナー準位が多く形成されてもよい。

[0038]

この場合、量子井戸構造の閉じ込め方向に電子の移動が生じ、電子とイオン化 したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した 井戸層の電位勾配がさらに減少する。

[0039]

量子井戸層構造の発光層中にアクセプタ準位およびドナー準位の両方が形成されてもよい。この場合、電子と正孔とが補償され、アクセプタ準位およびドナー準位の形成によるキャリアはほとんど発生しないが、イオン化したアクセプタ準位とイオン化したドナー準位とにより圧電効果のために発生した電位勾配が減少する。

[0040]

アクセプタ準位の濃度とドナー準位の濃度とがほぼ等しくてもよい。この場合 には、キャリアが補償されやすいが、電位勾配が減少する効果は大きい。

[0041]

【発明の実施の形態】

(A) 第1の実施の形態

第1の実施の形態の発光素子は、(0001)面を主面とするウルツ鉱構造の

発光層を有する。この発光層は、発光層の面に垂直な方向(界面に垂直な方向) に歪を有する。このような発光層中には、圧電効果により電位勾配が形成される

[0042]

ここで、歪を有する発光層は、単層構造であってもよい。あるいは、1つの量子井戸層が2つの障壁層の間に挟まれた単一量子井戸構造(SQW構造)であってもよく、また2つ以上の井戸層と3つ以上の障壁層とが交互に積層されてなる多重量子井戸構造(MQW構造)であってもよい。SQW構造およびMQW構造のような量子井戸構造を有する発光層においては、井戸層が歪を有しており、井戸層内に圧電効果により電位勾配が形成される。

[0043]

発光層はp型層とn型層とに挟まれるように配置される。p型層にはp電極が 形成されており、p電極からp型層に正孔が注入される。n型層にはn電極が形 成されており、n電極からn型層に電子が注入される。

[0044]

III - V族化合物半導体において、発光層が面内方向(界面に平行な方向)に 圧縮歪を有し、発光層の界面に垂直な方向に伸張する歪を有する場合、圧電効果 により発生した発光層中の電位勾配において、 [000-1] 方向側の電位が高く、 [0001] 方向側の電位が低い。このような歪を発光層に有し、 [0001] 方向側にp型層を有し、 [000-1] 方向側にn型層を有している発光素子に おいて、発光層における電位勾配は、n型層側の方がp型層側に比べて高い。 なお、発光層が量子井戸構造を有する場合において、量子井戸層内における電位勾配は、n型層側の方がp型層側に比べて高い。圧電効果のために発生した電位勾配は、n型層側の方がp型層側に比べて高い。圧電効果のために発生した電位勾配は、n型層側の方がp型層側に比べて高い。圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するn型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するp型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合、および量子井戸構造を有する場合のいずれにおいても、同様の効果が得られる。

[0045]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセプタ準位またはドナー準位を不均一に形成することで、圧電効果のために発生した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[000-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[000-1]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[0001]方向側の部分に多く形成し、または障壁層中で量子井戸層の[0001]方向側の部分に多く形成し、または障壁層中で量子井戸層の[0001]方向側の界面と接する部分に多く形成する。

[0046]

一方、III - V族化合物半導体において、発光層が面内方向(界面に平行な方向)に伸張する歪を有し、発光層の界面に垂直な方向に圧縮歪を有する場合、圧電効果により発生した発光層中の電位勾配において、 [0001] 方向側の電位が高く、 [000-1] 方向側の電位が低い。このような歪を発光層に有し、 [0001] 方向側にn型層を有し、 [000-1] 方向側にp型層を有している発光素子において、発光層における電位勾配は、n型層側の方がp型層側に比べて高い。なお、発光層が量子井戸構造を有する場合において、量子井戸層内における電位勾配は、n型層側の方がp型層側に比べて高い。圧電効果のために発生した電位勾配は、n型層側の方がp型層側に比べて高い。圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するn型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するp型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するp型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合、および量子井戸構造を有する場合のいずれにおいても、同様の効果が得られる。

[0047]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセプタ準位またはドナー準位を不均一に形成することで、圧電効果のために発生した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[0001]方向側の部分に多く形成し、または障壁層中で量子井戸層の[0001]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[000-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[000-1]方向側の界面と接する部分に多く形成する。

[0048]

図1は本発明の第1~第8の実施例における半導体レーザ素子の構成を示す模式的斜視図である。

[0049]

図1において、サファイア基板1の(0001)面上に厚さ15nm程度のA1GaNからなるバッファ層2が形成されている。このバッファ層2上に、厚さ0.5μm程度のアンドープGaN層3、厚さ4μm程度のnーGaNからなるnーコンタクト層4、厚さ0.1μm程度のnーGaInNからなるnークラック防止層5、厚さ0.45μm程度のnーA1GaNからなるnークラッド層6、厚さ50nm程度のnーGaNからなるnークラッド層7、および厚さ50nm程度のGaInNからなる発光層8が順に形成されている。この場合においては、nークラッド層7が光ガイド層としての機能も兼ね備えている。

[0050]

なお、後述するように、第1の実施例の半導体レーザ素子の発光層8は、単層 構造を有する。また、第2~第8の実施例の半導体レーザ素子の発光層8は、多 重量子井戸構造を有する。

[0051]

発光層 8 上に、厚さ4 0 n m程度のn-G a Nからなるn-逆導電型層 9、厚さ0.45 μ m程度のp-A 1 G a Nからなるp-クラッド層 1 0 および厚さ 5 0 n m程度のp-G a Nからなるp-キャップ層 1 1 が順に形成されている。

[0052]

pーキャップ層11上には、厚さ0.2μm程度のシリコン窒化物からなる電流狭窄層(電流ブロック層)14が形成されている。電流狭窄層14は、幅2μm程度のストライプ状開口部を有し、このストライプ状開口部が電流通路13となる。

[0053]

電流狭窄層14のストライプ状開口部内およびpーキャップ層11上および電流狭窄層14上には、厚さ3~5μmのp-GaNからなるpーコンタクト層1 2が形成されている。アンドープGaN層3からpーコンタクト層12までの各 層はウルツ鉱構造を有し、これらの窒化物系半導体の [0001] 方向に成長している。

[0054]

pーコンタクト層12からnーコンタクト層4までの一部領域が除去され、nーコンタクト層4の表面が露出している。それにより、幅約10μmのメサ形状が形成されている。pーコンタクト層12上にp電極15が形成され、nーコンタクト層4の露出した表面上にn電極16が形成されている。

[0055]

上記の半導体レーザ素子は、InGaNからなり(0001)面を主面とする発光層8を有するとともに、発光層8の[0001]方向にpークラッド層10を有し、発光層8の[000-1]方向側にnークラッド層7を有する。この場合、発光層8の面内方向(界面に平行な方向)に圧縮歪が発生し、発光層8の界面に垂直な方向に伸張する歪が発生する。その結果、発光層8内に圧電効果に伴う電位勾配が形成される。この電位勾配において、nークラッド層7が形成された[000-1]方向側の電位が高く、pークラッド層10が形成された[0001]側の電位が低い。

[0056]

以下の第1~第8の実施例では、発光層8に形成される電位勾配を低減するために、p-クラッド層10と発光層8との間に、発光層8に比べて大きな禁制帯幅を有するn-GaNからなるn-逆導電型層9が形成されている。 なお、n-逆導電型層9の厚さは1~100nm程度であることが好ましく、例えばこの場合においては40nm程度である。また、n-逆導電型層9のドナー準位の濃度は1×10¹⁷~3×10¹⁸cm⁻³程度であることが好ましい。さらに、後述のように、n-逆導電型層9は、p-クラッド層10に比べて屈折率が高いため、光ガイド層としての機能も兼ね備えている。

[0057]

(1) 第1の実施例

図2および図3は第1の実施例の半導体レーザ素子におけるnークラッド層7 、発光層8、n-逆導電型層9およびpークラッド層10のエネルギーバンド図 である。なお、実施例1の半導体レーザ素子において、発光層8は単層構造を有する。

[0058]

ここで、厚さ0.5μm程度のアンドープGaN層3および厚さ4μm程度の n-GaNからなるn-コンタクト層4の格子定数に比べて、InGaNからな る発光層8の格子定数が大きいので、発光層8の面内方向(界面に平行な方向) に圧縮歪が発生し、発光層8の界面に垂直な方向に伸張する歪が発生する。

[0059]

図2に示すように、発光層8には圧電効果に伴う電位勾配が形成されているため、発光層8の禁制帯(エネルギーバンド)は勾配を有する。発光層8のエネルギーバンドの勾配において、[0001]方向側つまりp-クラッド層10側が、[000-1]方向側つまりn-クラッド層7側に比べて高い。

[0060]

発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、ドナー準位が形成されるとともに発光層8に比べて大きな禁制帯幅(エネルギーバンドギャップ)を有するn-GaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10に比べ大きい。したがって、n-逆導電型層9は光ガイド層としての機能も有している

[0061]

本実施例では、図2に示すように発光層8の[0001]方向側、すなわちエネルギーバンド勾配の高い側に発光層8に比べて大きな禁制帯幅を有するnー逆導電型層9が形成されているので、図3に示すように[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した発光層8の電位勾配が減少し、エネルギーバンドの勾配も減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0062]

特平11-371745

上記の実施例1においては、発光層8が単層構造を有する場合について説明したが、以下の実施例2~8においては、発光層8が多重量子井戸構造(MQW構造)を有する場合について説明する。

[0063]

図4はMQW構造を有する発光層8(以下、MQW発光層8と呼ぶ)のエネルギーバンド図である。

[0064]

図4に示すようにMQW発光層8は、厚さ4nm程度のGaNからなる障壁層8aと厚さ4nm程度のGaInNからなる量子井戸層8bとが交互に積層されてなる多重量子井戸構造を有する。例えば、GaNからなる障壁層8aの数は5であり、GaInNからなる量子井戸層8bの数は4である。

[0065]

ここで、厚さ0.5μm程度のアンドープGaN層3および厚さ4μm程度の n-GaNからなるn-コンタクト層4の格子定数に比べて、GaInNからなる量子井戸層8bの格子定数が大きいので、量子井戸の面内方向(界面に平行な方向)に圧縮歪が発生し、量子井戸の閉じ込め方向(界面に垂直な方向)に伸張する歪が発生する。その結果、MQW発光層8内の量子井戸層8bに圧電効果に伴う電位勾配が形成され、MQW発光層8内のエネルギーバンドは図4に示す構造となる。

[0066]

図4に示すように、MQW発光層8のエネルギーバンドの勾配においては、[0001]方向側つまりpークラッド層10側が、[000-1]方向側つまりnークラッド層7側に比べて高い。

[0067]

以下の第2~第8の実施例では、量子井戸層8bに形成される電位勾配を低減するために、MQW発光層8とpークラッド層10との間にnーGaNからなるn-逆導電型層9が形成されるとともに、MQW発光層8中にp型不純物およびn型不純物の少なくとも一方が不均一に添加される。

[0068]

(2) 第2の実施例

図5および図6は第2の実施例の半導体レーザ素子におけるMQW発光層8のエネルギーバンド図である。

[0069]

図5に示すように、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10の禁制帯幅に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10の屈折率に比べて大きくなる。したがって、n-逆導電型層9は光ガイド層としての機能も有している。

[0070]

なお、MQW発光層に比べて大きな禁制帯幅を有する逆導電型層は、MQWの電子に対する基底状態のエネルギーより逆導電型層の伝導帯のバンド下端のエネルギーが高く、かつMQWの正孔に対する基底状態のエネルギーより、逆導電型層の価電子帯のバンド上端のエネルギーが低い半導体から構成される。

[0071]

さらに、p型不純物として例えばMgが量子井戸層8b中の[000-1]方向側つまりn-クラッド層7側に多くドープされている。具体的には、量子井戸層8b中のn-クラッド層7側の厚さ約2nmの部分にのみMgがドープされ、量子井戸層8b中のp-クラッド層9側の厚さ約2nmの部分にMgはドープされていない。

[0072]

Mgのドープ量としては、 $1 \times 10^{17} \sim 1 \times 10^{21} \, \mathrm{cm}^{-3}$ が好ましい。 p型不純物の不均一なドーピングの方法としては、これ以外の方法を用いてもよい。例えば、量子井戸層 8 b 中のn-クラッド層 7 側の界面から深さ約 $1 \, \mathrm{nm}$ の部分に $2 \times 10^{10} \sim 2 \times 10^{14} \, \mathrm{cm}^{-2}$ 程度の濃度に p型不純物をデルタドーピングしてもよい。 p型不純物として、Mg以外にBe、Ca、Sr、Ba、Zn、Cd、Hg等を用いてもよい。

[0073]

本実施例では、図5に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図6に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0074]

さらに、本実施例では、図5に示すようにp型不純物として例えばMgが量子井戸層8b中の[000-1]方向側つまりn-クラッド層7側に多くドープされているので、図6に示すように[0001]方向に正孔の移動が生じ、正孔とイオン化したp型不純物とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配がさらに減少し、エネルギーバンドの勾配もさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0075]

(3) 第3の実施例

図7および図8は第3の実施例の半導体レーザ素子におけるMQW発光層8のエネルギーバンド図である。

[0076]

図7に示すように、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10の禁制帯幅に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10の屈折率に比べて大きくなる。したがって、n-逆導電型層9は光ガイド層としての機能も有している。

[0077]

なお、MQW発光層に比べて大きな禁制帯幅を有する逆導電型層は、MQWの

電子に対する基底状態のエネルギーより逆導電型層の伝導帯のバンド下端のエネルギーが高く、かつMQWの正孔に対する基底状態のエネルギーより、逆導電型層の価電子帯のバンド上端のエネルギーが低い半導体から構成される。

[0078]

さらに、n型不純物として例えばSiが量子井戸層8b中の[0001]方向 側つまりpークラッド層10側に多くドープされている。具体的には、量子井戸 層8b中のpークラッド層10側の厚さ約2nmの部分にのみSiがドープされ 、量子井戸層8b中のnークラッド層7側の厚さ約2nmの部分にSiはドープ されていない。

[0079]

Sioドープ量としては、 $1 \times 10^{17} \sim 1 \times 10^{21} \, \mathrm{cm}^{-3}$ が好ましい。n型不純物の不均一なドーピングの方法としては、これ以外の方法を用いてもよい。例えば、量子井戸層 8b中のp-クラッド層 10 側の界面から深さ約 1n mの部分に $2 \times 10^{10} \sim 2 \times 10^{14} \, \mathrm{cm}^{-2}$ 程度の濃度にn型不純物をデルタドーピングしてもよい。n型不純物として、Si以外にGe、Pb、S、Se、Te 等を用いてもよい。

[0080]

本実施例では、図7に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図8に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0081]

さらに、本実施例では、図7に示すようにn型不純物として例えばSiが量子 井戸層8b中の[0001]方向側つまりpークラッド層10側に多くドープさ れているので、図8に示すように[000-1]方向に電子の移動が生じ、電子と イオン化したn型不純物とが空間的に分離する。それにより、圧電効果のために 発生した量子井戸層8bの電位勾配がさらに減少する。その結果、電流として注 入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびし きい値電流のさらに上昇が抑制される。

[0082]

(4) 第4の実施例

図9および図10は第4の実施例の半導体レーザ素子におけるMQW発光層8のエネルギーバンド図である。

[0083]

図9に示すように、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10の禁制帯幅に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10の屈折率に比べて大きくなる。したがって、n-逆導電型層9は光ガイド層としての機能も有している。

[0084]

なお、MQW発光層に比べて大きな禁制帯幅を有する逆導電型層は、MQWの電子に対する基底状態のエネルギーより逆導電型層の伝導帯のバンド下端のエネルギーが高く、かつMQWの正孔に対する基底状態のエネルギーより、逆導電型層の価電子帯のバンド上端のエネルギーが低い半導体から構成される。

[0085]

さらに、p型不純物として例えばMgが障壁層8a中で量子井戸層8bの[00-1]方向側つまりn-クラッド層7側の界面と接する部分に多くドープされている。具体的には、障壁層8a中で量子井戸層8bのn-クラッド層7側の界面と接する厚さ約2nmの部分にのみMgがドープされ、障壁層8a中で量子井戸層8bのp-クラッド層10側の界面と接する厚さ約2nmの部分にMgはドープされていない。

[0086]

Mgのドープ量としては、 $1 \times 10^{17} \sim 1 \times 10^{21} \, \mathrm{cm}^{-3}$ が好ましい。p型不純物の不均一なドーピングの方法としては、これ以外の方法を用いてもよい。例

えば、障壁層 8 a 中で量子井戸層 8 b の n ークラッド層 7 側の界面から深さ約 1 n m の部分に $2 \times 10^{10} \sim 2 \times 10^{14}$ c m^{-2} 程度の濃度に p 型不純物をデルタドーピングしてもよい。 p 型不純物として、M g 以外に B e 、C a 、S r 、B a 、Z n 、C d 、H g 等を用いてもよい。

[0087]

本実施例では、図9に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図10に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0088]

さらに、本実施例では、図9に示すようにp型不純物として例えばMgが障壁層8a中で量子井戸層8bの[000-1]方向側つまりn-クラッド層7側の界面と接する部分に多くドープされているので、図10に示すように[0001]方向に正孔の移動が生じ、正孔とイオン化したp型不純物とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配がさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0089]

(5)第5の実施例

図11および図12は第5の実施例の半導体レーザ素子におけるMQW発光層 8のエネルギーバンド図である。

[0090]

図11に示すように、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10の禁制帯幅に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10の屈

折率に比べて大きくなる。したがって、n-逆導電型層9は光ガイド層としての 機能も有している。

[0091]

なお、MQW発光層に比べて大きな禁制帯幅を有する逆導電型層は、MQWの電子に対する基底状態のエネルギーより逆導電型層の伝導帯のバンド下端のエネルギーが高く、かつMQWの正孔に対する基底状態のエネルギーより、逆導電型層の価電子帯のバンド上端のエネルギーが低い半導体から構成される。

[0092]

さらに、n型不純物として例えばSiが障壁層8a中で量子井戸層8bの[0001]方向側つまりpークラッド層10側の界面と接する部分に多くドープされている。具体的には、障壁層8a中で量子井戸層8bのpークラッド層10側の界面と接する厚さ約2nmの部分にのみSiがドープされ、障壁層8a中で量子井戸層8bのnークラッド層7側の界面と接する厚さ約2nmの部分にSiはドープされていない。

[0093]

Siのドープ量としては、 $1 \times 10^{17} \sim 1 \times 10^{21} \, \mathrm{cm}^{-3}$ が好ましい。 n 型不純物の不均一なドーピングの方法としては、これ以外の方法を用いてもよい。例えば、障壁層 $8 \, \mathrm{a}$ 中で量子井戸層 $8 \, \mathrm{b}$ の p - クラッド層 $1 \, \mathrm{0}$ 側の界面から深さ約 $1 \, \mathrm{n}$ mの部分に $2 \times 10^{10} \sim 2 \times 10^{14} \, \mathrm{cm}^{-2}$ 程度の濃度に n 型不純物をデルタドーピングしてもよい。 n 型不純物として、 Si 以外に Ge 、 Pb 、 S 、 Se 、 Te 等を用いてもよい。

[0094]

本実施例では、図11に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図12に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0095]

特平11-371745

さらに、本実施例では、図11に示すようにn型不純物として例えばSiが障壁層8a中で量子井戸層8bの[0001]方向側つまりp-クラッド層10側の界面と接する部分に多くドープされているので、図12に示すように[000-1]方向に電子の移動が生じ、電子とイオン化したn型不純物とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配がさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0096]

上記第2~第5の実施例におけるドーピング方法は、それぞれ単独で用いても効果が得られるが、2つ以上の実施例のドーピング方法を組み合わせてもよい。例えば、第2および第3の実施例を組み合わせてもよく、第2、第3および第4の実施例を組み合わせてもよく、第2、第3、第4および第5の実施例を組み合わせてもよい。これらの場合について以下に説明する。

[0097]

(6) 第6の実施例

図13および図14は第6の実施例の半導体レーザ素子におけるMQW発光層 8のエネルギーバンド図である。

[0098]

第6の実施例は、図13に示すように、第2の実施例と第3の実施例とを組み合わせたものである。本実施例では、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。

[0099]

さらに、本実施例では、p型不純物であるMgが量子井戸層8b中の[000-1]方向側つまりn-クラッド層7側に多くドープされるとともに、n型不純物であるSiが量子井戸層8b中の[0001]方向側つまりp-クラッド層10側に多くドープされている。なお、本実施例では、p型不純物であるMgおよびn型不純物であるSiのドーピング濃度がほぼ等しい場合について示している。

[0100]

本実施例では、図13に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図14に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0101]

さらに、本実施例では、量子井戸層 8 b における p 型不純物および n 型不純物 のドーピングにより、図 1 4 に示すように、電子と正孔とが補償され、ドーピングによるキャリアはほとんど発生しないが、イオン化した p 型不純物とイオン化した n 型不純物とにより、圧電効果のために発生した電位勾配がさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0102]

したがって、特に、MQW発光層8中にp型不純物およびn型不純物の両方を添加する場合に、それらのp型不純物およびn型不純物を不均一に添加することにより、キャリアが補償されても、電位勾配が減少する効果は大きい。また、MQW発光層8中に添加されたp型不純物の濃度とn型不純物の濃度とがほぼ等しい場合には、さらにキャリアが補償されやすいが、電位勾配が減少する効果は大きい。

[0103]

なお、例えば第2および第5の実施例を組み合わせた場合、第3および第4の 実施例を組み合わせた場合においても、第6の実施例と同等の効果が生じる。

[0104]

(7) 第7の実施例

図15および図16は第7の実施例の半導体レーザ素子におけるMQW発光層 8のエネルギーバンド図である。

[0105]

第7の実施例は、図15に示すように、第4の実施例と第5の実施例とを組み合わせたものである。本実施例では、MQW発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。

[0106]

さらに、本実施例では、p型不純物であるMgが障壁層8a中で量子井戸層8bの[000-1]方向側つまりn-クラッド層7側の界面と接する部分に多くドープされるとともに、n型不純物であるSiが障壁層8a中で量子井戸層8bの[0001]方向側つまりp-クラッド層10側の界面と接する側に多くドープされている。なお、本実施例では、p型不純物であるMgおよびn型不純物であるSiのドーピング濃度がほぼ等しい場合について示している。

[0107]

本実施例では、図15に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図16に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0108]

さらに、本実施例では、障壁層中における p型不純物および n型不純物のドーピングにより、図16に示すように、電子と正孔とが補償され、ドーピングによるキャリアはほとんど発生しないが、イオン化した p型不純物とイオン化した n型不純物とにより、圧電効果のために発生した電位勾配がさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0109]

第4の実施例、第5の実施例および第7の実施例では、量子井戸層8b中にp型不純物およびn型不純物がドープされていない。したがって、量子井戸層8b

中にアクセプタ準位、ドナー準位が存在しないので、アクセプタ準位、ドナー準位または発光センターによる発光を低減できるという効果も得られる。それにより、本実施例のMQW発光層8を発光ダイオードに適用した場合には、発光スペクトル幅を狭くすることができる。その結果、色純度を向上させることが可能となる。

[0110]

(8) 第8の実施例

図17および図18は第8の実施例の半導体レーザ素子におけるMQW発光層 8のエネルギーバンド図である。

[0111]

第8の実施例では、図17に示すように、第2の実施例と同様、MQW発光層 8の[0001]方向側つまりエネルギーバンド勾配の高い側に、MQW発光層 8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。

[0112]

さらに、p型不純物として例えばMgが不均一にドープされた第2の実施例の量子井戸層 8 b 中に、n型不純物として例えばSiが均一にドープされている。Siのドーピング濃度は、 $5 \times 10^{16} \sim 5 \times 10^{20}$ c m^{-3} が好ましい。

[0113]

本実施例では、図17に示すように、量子井戸層8bの[0001]方向側つまりエネルギーバンド勾配の高い側にMQW発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図18に示すように、[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した量子井戸層8bの電位勾配が減少し、エネルギーバンドの勾配も減少する。

[0114]

さらに、本実施例では、図17に示すようにp型不純物として例えばMgが量子井戸層8b中の[000-1]方向側つまりn-クラッド層7側に多くドープされ、n型不純物として例えばSiが量子井戸層8b中に均一にドープされている

ので、図18に示すように電子および正孔は補償され、ドーピングによるキャリアはほとんど発生しないが、イオン化したp型不純物およびn型不純物により圧電効果のために発生した電位勾配がさらに減少する。その結果、電流として注入された電子と正孔との分離がさらに抑制されるので、発光効率の低下およびしきい値電流の上昇がさらに抑制される。

[0115]

なお、例えば第4の実施例の量子井戸層8b中にn型不純物を均一にドープした場合、第3または第5の実施例の量子井戸層8b中にp型不純物を均一にドープした場合においても、第8の実施例と同等の効果が生じる。

[0116]

〇図1の半導体レーザ素子の製造方法

図19〜図23は図1の半導体レーザ素子の製造方法を示す模式的工程断面図 である。

[0117]

図1の半導体レーザ素子の各窒化物系半導体層は、MOVPE法によりサファイア基板1上に形成される。原料ガスとしては、例えばトリメチルアルミニウム (TMA1)、トリメチルガリウム (TMGa)、トリメチルインジウム (TMGa)、トリメチルインジウム (TMIn)、 NH_3 、 SiH_4 、シクロペンタジエニルマグネシウム (Cp_2Mg) を用いる。

[0118]

まず、図19に示すように、基板温度を600℃に保ち、サファイア基板1上に厚さ15nm程度のバッファ層2を形成する。次に、基板温度を1150℃に保ち、厚さ0.5 μ m程度のアンドープGaN層3、厚さ4 μ m程度のSiドープGaNからなるnーコンタクト層4を形成する。さらに、基板温度を880℃に保ち、厚さ0.1 μ m程度のSiドープGa $_{0.95}$ In $_{0.05}$ Nからなるnークラック防止層5を形成する。次に、基板温度を1150℃に保ち、厚さ0.45 μ m程度のSiドープA1 $_{0.15}$ Ga $_{0.85}$ Nからなるnークラッド層6、および厚さ50nm程度のSiドープGaNからなるnークラッド層7を形成する。

[0119]

ここで、第1の実施例においては、基板温度を880℃に保ち、厚さ50nmのInGaNからなる単層構造を有する発光層8をnークラッド層7上に形成する。

[0120]

一方、第2~第8の実施例においては、基板温度を880℃に保ち、厚さ4nm程度のアンドープGaNからなる5層の障壁層8aと厚さ4nm程度のアンドープのGa_{0.85}In_{0.15}nNからなる4層の量子井戸層8bを交互に積層し、GaInNからなり、多重量子井戸構造(MQW構造)を有する発光層8を形成する。この際、第2~第8の実施例に従って、MQW構造を有する発光層8中にp型不純物またはn型不純物をドープする。

[0121]

上記のようにして単層構造を有する発光層8またはMQW構造を有する発光層8を形成した後、基板温度を880℃に保ち、厚さ40nm程度のn-GaNからなるn-逆導電型層9を形成し、その後基板温度を1150℃に保ち、厚さ0・45μm程度のMgドープA1GaNからなるp-クラッド層10、厚さ50nm程度のMgドープGaNからなるp-キャップ層11を形成する。上記のバッファ層2からp-キャップ層11までの各層は、大気圧のMOVPE法により形成する。なお、n-逆導電型層9として基板温度を1150℃で例えばSiがドープされたGaNを形成しもてもよい。

[0122]

その後、図20に示すように、 $p-キャップ層11上の全面に、例えばECR(電子サイクロトロン共鳴)プラズマCVD法により、厚さ0.2 <math>\mu$ m程度のSi $_3$ N $_4$ 等のシリコン窒化物からなる電流狭窄層 $_14$ を形成する。次に、フォトリソグラフィおよびBHF(緩衝フッ酸)によるウェットエッチングで、幅 $_2\mu$ m程度のストライプ状の領域のシリコン窒化物を除去し、 $_p-キャップ層11$ を露出させる。それにより、ストライプ状の電流通路 $_13$ が形成される。

[0123]

次に、図21に示すように、例えば76Torrの減圧MOVPE法により、 n-電流狭窄層14上およびストライプ状開口部内のp-キャップ層11上に厚 さ3~5μmのMgドープGaNからなるpーコンタクト層12を形成する。この際、pーキャップ層11の露出した部分に選択的にpーGaNが成長するように、成長条件を適切に調整する。例えば、基板温度を約100℃上昇させ、NH。の流量を約3倍に増加させる。

[0124]

このような条件下で成長を行うと、まずpーキャップ層11の露出した部分にpーGaNが成長し、電流通路13にあたる部分が形成される。一方、電流狭窄層14上にはpーGaNは結晶成長しない。引き続き結晶成長を継続すると、pーGaNが電流通路13上に成長するとともに、電流通路13上に成長したpーGaNの側面から横方向に結晶成長が開始し、電流狭窄層14上にpーGaNからなるpーコンタクト層12が形成される。例えば、電流通路13にあたる部分を中心として幅約8μmでpーコンタクト層12が形成される。

[0125]

この結果、p-キャップ層11と<math>p-コンタクト層12とは幅 2μ m程度のストライプ状の電流通路13で接続され、p-キャップ層11とp-コンタクト層12との間には、電流通路13の部分を除いて、厚さ 0.2μ m程度の Si_3 N μ からなる電流狭窄層14が形成される。

[0126]

次に、図22に示すように、メタルマスクおよびEB(電子ビーム)蒸着法を用いて、p-コンタクト層12を含む領域に、例えば幅10μm程度のストライプ形状で厚さ3~5μmNi膜を蒸着する。このNi膜をマスクとして用い、例えばCF4をエッチングガスとして用い、反応性イオンエッチング(RIE)法により、n-コンタクト層4が露出するまで、p-コンタクト層12からn-クラック防止層5までをメサ状にエッチングする。その後、マスクとして用いたNi膜を塩酸等を用いて除去する。

[0127]

さらに、図23に示すように、 Si_3N_4 等の絶縁膜17をECRプラズマCVD法、フォトリソグラフィおよびエッチングにより<math>p-コンタクト層12からn-クラック防止層5までの側面および電極形成領域を除いたn-コンタクト層

特平11-371745.

4の上面に形成する。そして、n-コンタクト層4の露出した表面上に、例えば Au/Tiからなるn電極16を形成し、p-コンタクト層12上に、Au/P dからなるp電極15を形成する。

[0128]

最後に、例えばへき開により、ストライプ状の電流通路13に沿った方向に共振器長300μmの共振器構造を形成する。それにより、図1の構造を有する半導体レーザ素子が作製される。

[0129]

なお、半導体レーザ素子の共振器面に Si_3N_4 、 SiO_2 、 Al_2O_3 、 TiO_2 等を積層した誘電体多層膜等の端面高反射膜や低反射膜を形成してもよい

[0130]

(9) 第9の実施例

第9の実施例の半導体レーザ素子は、図1の半導体レーザ素子と同じ構造を有 し、以下に示すように窒化物系半導体層の結晶成長方法が異なる。

[0131]

図1の半導体レーザ素子の構造において、サファイア基板1の(0001)面上に、MOVPE法により、少なくともバッファ層2を低温でかつアンドープGaN層3を高温で結晶成長させた後、他の層4~12,14を例えばMBE法(分子線エピタキシ法)やHVPE法(ハライド気相成長法)等のMOVPE法以外の結晶成長方法で結晶成長させる。なお、本実施例における発光層8は、上記の第1~第8の実施例と同様、単層構造またはMWQ構造を有する。

[0132]

本実施例において、アンドープG a N層 3 ~ p ーコンタクト層 1 2 までの各層 はウルツ鉱構造であり、窒化物系半導体の [0001] 方向に成長している。し たがって、第 1 ~ 第 8 の実施例と同じ効果が得られる。

[0133]

このように、サファイア基板1の(0001)面上に、MOVPE法により低温でバッファ層2を成長させた後に、引き続いて高温で窒化物系半導体層を結晶

成長させると、窒化物系半導体層は [0001] 方向に成長し、その後、結晶成長方法を変えても結晶成長の方位は変化せず、 [0001] 方向に成長し続ける

[0134]

上記の第1~第9の実施例のように、n-逆導電型層9が光ガイド層としての機能も有する場合においては、発光層8とn-逆導電型層9との間に、n-逆導電型層9に比べて大きな禁制帯幅を有する層を形成してもよい。この場合について以下で説明する。

[0135]

(10) 第10の実施例

図24は本発明の第10の実施例における半導体レーザ素子の構成を示す模式 的斜視図である。

[0136]

第10の実施例の半導体レーザ素子は、発光層8とn-逆導電型層9との間に、n-逆導電型層9に比べて大きなバンドギャップを有するA1GaNからなるクラッド層18が形成された点を除いて、図1の半導体レーザ素子と同じ構造を有する。なお、本実施例の半導体レーザ素子は、第1の実施例の半導体レーザ素子と同様、厚さ50nmのInGaNからなる単層構造を有する発光層8を有する。

[0137]

例えば、クラッド層18としては、厚さ $1\sim100$ n m o A 1_x G a 1-x N を 用いる。この場合、 $0\leq X\leq 0$. 1であることが好ましい。なお、クラッド層18 の導電型は、絶縁性であってもよく、n型または p型であってもよい。なお、 p型のクラッド層18を形成する場合は、クラッド層18に形成さたアクセプタ準位の濃度を、n - 逆導電型層9に形成されたドナー準位の濃度より低くする必要がある。

[0138]

図25および図26は、図24の半導体レーザ素子におけるnークラッド層7 、発光層8、クラッド層18、nー逆導電型層9およびpークラッド層10のエ ネルギーバンド図である。

[0139]

図25に示すように、実施例1と同様、発光層8の[0001]方向側つまりエネルギーバンド勾配の高い側に、発光層8に比べて大きな禁制帯幅を有し、ドナー準位が形成されたGaNからなるn-逆導電型層9が形成されている。このn-逆導電型層9の禁制帯幅は、p-A1GaNからなるp-クラッド層10の禁制帯幅に比べて小さいので、n-逆導電型層9の屈折率はp-クラッド層10の屈折率に比べて大きくなる。したがって、n-逆導電型層9は光ガイド層としての機能も有している。

[0140]

さらに、本実施例においては、上記のn-逆導電型層9と発光層との間に、A 1 G a N からなるクラッド層18が形成されている。このクラッド層18は、n-逆導電型層9に比べて大きな禁制帯幅を有する。したがって、このクラッド層18により、発光層8から光ガイド層(n-逆導電型層9)を分離した構造が可能となる。

[0141]

本実施例では、第1の実施例と同様、図25に示すように発光層8の[0001]方向側すなわちエネルギーバンド勾配の高い側に発光層8に比べて大きな禁制帯幅を有するn-逆導電型層9が形成されているので、図26に示すように[000-1]方向に電子の移動が生じ、電子とイオン化したドナー準位とが空間的に分離する。それにより、圧電効果のために発生した発光層8の電位勾配が減少し、エネルギーバンドの勾配も減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0142]

なお、本実施例においては、発光層8が単層構造を有する場合について説明したが、第2~第8の実施例のように発光層8がMQW構造を有する場合においても、発光層8とn-逆導電型層9との間にn-逆導電型層9に比べて大きな禁制帯幅を有するクラッド層を形成することができる。この場合においても、第2~

第9の実施例と同じ効果が得られる。

[0143]

上記の第1~第10の実施例においては、n-逆導電型層9がp-クラッド層10に比べて小さな禁制帯幅を有する場合について説明したが、n-逆導電型層9の禁制帯幅はp-クラッド層10の禁制帯幅と同じであってもよい。また、n-逆導電型層9の禁制帯幅はp-クラッド層10の禁制帯幅に比べて大きくてもよい。なお、これらの場合においては、n-逆導電型層9は光ガイド層としての機能を有さない。

[0144]

上記の第1~第10の実施例においては、発光層8に形成される電位勾配を低減するために、発光層8とp型の半導体層との間にn型の逆導電型層を形成する場合について説明したが、発光層8とn型の半導体層との間に発光層8に比べて大きな禁制帯幅を有するp型の逆導電型層を形成してもよい。この場合においても発光層8に形成される電位勾配を低減することが可能となる。この場合について以下に説明する。

[0145]

(11) 第11の実施例

図27は本発明の第11の実施例における半導体レーザ素子の構成を示す模式 的斜視図である。

[0146]

第11の実施例の半導体レーザ素子は、以下の点を除いて、第1~第8の実施例における図1の半導体レーザ素子と同様の構造を有する。なお、本実施例の半導体レーザ素子は、第1の実施例の半導体レーザ素子と同様、厚さ50nmのInGaNからなる単層構造を有する発光層8を備える。

[0147]

図27に示すように、第11の実施例における半導体レーザ素子においては、 n-A1GaNからなるn-クラッド層6上に、アクセプタ準位が形成されたG aNからなるp-逆導電型層19が形成されている。p-逆導電型層19の厚さ は1~100nm程度であることが好ましく、本実施例においては40nm程度

[0148]

図28および図29は第11の実施例の半導体レーザ素子におけるnークラッド層6、p-逆導電型層19、発光層8およびp-クラッド層10bのエネルギーバンド図である。

[0149]

図28に示すように、発光層8の[000-1]方向側、すなわちエネルギーバンド勾配の低い側に、発光層8に比べて大きな禁制帯幅を有するp-逆導電型層19が形成されている。このp-逆導電型層19は、n-クラッド層6に比べて禁制帯幅が小さい。このため、p-逆導電型層19はn-クラッド層6に比べて屈折率が大きくなる。したがって、p-逆導電型層19は光ガイド層の機能も合わせて有する。

[0150]

本実施例では、図28に示すように発光層8の[000-1]方向側つまりエネルギーバンド勾配の低い側に発光層8に比べて大きな禁制帯幅を有するp-逆導電型層19が形成されているので、図29に示すように、[0001]方向に正孔の移動が生じ、正孔とイオン化したアクセプタ準位とが空間的に分離する。それにより、圧電効果のために発生した発光層8の電位勾配が減少し、エネルギーバンドの勾配も減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0151]

本実施例においては、発光層8が単層構造を有する場合について説明したが、 発光層8が多重量子井戸構造(MQW構造)を有してもよい。さらに、MQW構 造を有する発光層8中にp型不純物およびn型不純物の少なくとも一方が不均一 にドーピングされてもよい。この場合においては、発光層8の電位勾配をさらに 低減することができる。

[0152]

また、本実施例において、n-クラッド層6とp-逆導電型層19との間に、A1GaNからなりp-逆導電型層19に比べて大きな禁制帯幅を有するクラッド層を形成してもよい。このクラッド層により、光ガイド層としての機能を有するp-逆導電型層19を発光層8から分離した構造が可能となる。このようなp-逆導電型層19に比べて大きな禁制帯幅を有するクラッド層としては、例えば厚さ1~100nmのA1 Ga_{1-x} Nを用いる。この場合、0≦X≦0.1であることが好ましい。なお、このようなクラッド層の導電型は、絶縁性であってもよく、n型またはp型であってもよい。なお、n型のクラッド層を形成する場合には、このクラッド層に形成されたドナー準位の濃度を、p-逆導電型層19に形成されたアクセプタ準位の濃度より低くする必要がある。

[0153]

さらに、本実施例においては、p-逆導電型層19がn-クラッド層6に比べて小さな禁制帯幅を有する場合について説明したが、p-逆導電型層19の禁制帯幅はn-クラッド層6の禁制帯幅と同じであってもよい。また、p-逆導電型層19の幅はn-クラッド層6の禁制帯幅に比べて大きくてもよい。なお、これらの場合においては、p-逆導電型層19が光ガイド層としての機能を有さない

[0154]

上記の第1~第11の実施例においては半導体レーザ素子がn型の逆導電型層またはp型の逆導電型層を有する場合について説明したが、n型の逆導電型層とp型の逆導電型層とを同時に形成してもよい。例えば、第1の実施例と第11の実施例とを組み合わせてもよい。この場合においては、発光効率の低下を抑制する効果がより大きくなる。

[0155]

上記の第1~第11の実施例においては、n-逆導電型層9およびp-逆導電型層19がGaNから構成される場合について説明したが、n型の逆導電型層お

[0160]

上記第1~第11の実施例では、基板としてサファイア基板1を用いているが、窒化物系半導体層がウルツ鉱構造であれば、スピネル、SiC、Si、GaAs、GaP、InP、GaN等の基板を用いてもよい。

[0161]

また、上記第1~第11の実施例では、面内方向に圧縮歪を有するとともに界面に垂直な方向に伸張する歪を有するウルツ鉱構造の発光層8について説明したが、面内方向に伸張する歪を有するとともに界面に垂直な方向に圧縮歪を有するウルツ鉱構造の発光層8を有し、[0001]方向側にn型層を有し、[000-1]方向側にp型層を有している発光素子の場合、n型の逆導電型層またはp型の逆導電型層を形成する位置を発光層の中心における(0001)面に関して第1~第11の実施例と反対にすればよい。さらに、MQW構造を有する発光層にn型不純物およびp型不純物の少なくとも一方を不均一に添加する場合においては、p型不純物またはn型不純物のドーピングの分布位置を量子井戸層の中心における(0001)面に関して第2~第8の実施例と反対にすればよい。

[0162]

さらに、ウルツ鉱型のZnSeを代表とするII-VI族化合物半導体を始めとするウルツ鉱構造または六方晶構造を有する半導体であれば同じ効果が得られる。 ただし、II-VI族化合物半導体およびCuClを代表とするI-VII族化合物半 導体の場合には、電位勾配が逆になる。

[0163]

加えて、発光層における界面に垂直な方向としては、歪により電位勾配の発生する方向であれば、発光層の面方位は(0001)面に限られるものではない。 歪発光層の面方位が [0001] 軸を面内に含む面方位以外であれば、いかなる面方位でも、歪により電位勾配が発光層に垂直な方向に発生する。すなわち、歪量子井戸の面方位が一般式 (HKL0) 面で表される面方位以外であれば、いかなる面方位でも、圧電効果が発生する。ここで、H、KおよびLは、H+K+L=0を満足し、かつH=K=L=0を除く任意の数である。上記の(HKL0)面は、例えば (1-100) 面および (11-20) 面である。特に、(0001) 面を主面とする歪発光層において、界面に垂直な方向に電位勾配を発生させる圧 電効果が最も大きい。なお、歪により電位勾配の発生する発光層の面方位につい ては後述する。

[0164]

(B) 第2の実施の形態

第2の実施の形態の発光素子は、(111)面を主面とする閃亜鉛鉱構造の発 光層を有する。この発光層は、発光層の面に垂直な方向(界面に垂直な方向)に 歪を有する。このような発光層中には、圧電効果により電位勾配が形成される。

[0165]

ここで、歪を有する発光層は、単層構造であってもよい。あるいは、1つの量子井戸層が2つの障壁層の間に挟まれた単一量子井戸構造(SQW構造)であってもよく、また2つ以上の井戸層と3つ以上の障壁層とが交互に積層されてなる多重量子井戸構造(MQW構造)であってもよい。SQW構造およびMQW構造のような量子井戸構造を有する発光層においては、井戸層が歪を有しており、井戸層内に圧電効果により電位勾配が形成される。

[0166]

発光層はp型層とn型層とに挟まれるように配置される。p型層にはp電極が 形成されており、p電極からp型層に正孔が注入される。n型層にはn電極が形 成されており、n電極からn型層に電子が注入される。

[0167]

III - V族化合物半導体において、発光層の面内方向(界面に平行な方向)に伸張する歪を有し、発光層の界面に垂直な方向に圧縮歪を有する場合、圧電効果により発生した発光層中の電位勾配において、[111]方向側の電位が高く、[-1-1-1]側の電位が低い。このような歪を発光層に有し、[-1-1-1]方向側にp型層を有し、[111]方向側にn型層を有している発光素子において、発光層における電位勾配はn型層側の方がp型層側に比べて低い。なお、発光層は量子井戸構造を有する場合においては、量子井戸層内における電位勾配がn型層側の方がp型層側に比べて低い。圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するn

型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて禁制帯幅を有するp型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合および量子井戸構造を有する場合のいずれにおいても同様の効果が得られる。

[0168]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセプタ準位あるいはドナー準位を不均一に形成することで、圧電効果のために発生した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[111]方向側の部分に多く形成し、または障壁層中で量子井戸層の[111]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[-1-1-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[-1-1-1]方向側の界面と接する部分に多く形成する。

[0169]

逆に、III - V族化合物半導体において、発光層の面内方向(界面に平行な方向)に圧縮歪を有し、発光層の界面に垂直な方向に伸張する歪を有する場合、圧電効果により発生した発光層中の電位勾配において、[-1-1-1] 方向側の電位が高く、[111]側の電位が低い。このような歪を発光層に有し、[111]方向側にp型層を有し、[-1-1-1]方向側にn型層を有している発光素子においては、発光層における電位勾配はn型層側の方がp型層側に比べて低い。なお、発光層は量子井戸構造を有する場合においては、量子井戸層内における電位勾配がn型層側の方がp型層側に比べて低い。圧電効果のために発生した電位勾配がn型層側の方がp型層側に比べて低い。圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するn型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するn型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合および量子井戸構造を有する場合のいずれにおいても同様の効果が得られる。

[0170]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセ プタ準位あるいはドナー準位を不均一に形成することで、圧電効果のために発生 した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[-1-1-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[-1-1-1]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[1 1 1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[1 1 1]方向側の界面と接する部分に多く形成する。

[0171]

一方、II-VI族化合物半導体およびI-VII 族化合物半導体において、発光層の面内方向(界面に平行な方向)に伸張する歪を有し、発光層の界面に垂直な方向に圧縮歪を有する場合、圧電効果により発光層中に発生した電位勾配において、[-1-1-1]方向側の電位が高く、[111]側の電位が低い。このような歪を発光素子に有し、[111]方向側にp型層を有し、[-1-1-1]方向側にn型層を有している発光素子において、圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層より大きな禁制帯幅を有するn型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層に比べて大きな禁制帯幅を有するp型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合および量子井戸構造を有する場合のいずれにおいても同様の効果が得られる。

[0172]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセプタ準位あるいはドナー準位を不均一に形成することで、圧電効果のために発生した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[-1-1-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[-1-1-1]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[1 1 1]方向側の界面と接する部分に多く形成し、または障壁層中で量子井戸層の[1 1 1]方向側の界面と接する部分に多く形成する。

[0173]

逆に、II-VI族化合物半導体およびI-VII 族化合物半導体において、発光層の面内方向(界面に平行な方向)に圧縮歪を有し、発光層の界面に垂直な方向に伸張する歪を有する場合、圧電効果により発光層中に発生した電位勾配において、

[111] 方向側の電位が高く、[-1-1-1] 側の電位が低い。このような歪を発光層に有し、[-1-1-1] 方向側にp型層を有し、[111] 方向側にn型層を有している発光素子においては、発光層における電位勾配はn型層側の方がp型層側に比べて低い。なお、発光層は量子井戸構造を有する場合においては、量子井戸層内における電位勾配がn型層側の方がp型層側に比べて低い。圧電効果のために発生した電位勾配を減少させるためには、p型層と発光層との間に、発光層より禁制帯幅の広いn型の逆導電型層を形成する。あるいは、n型層と発光層との間に、発光層より禁制帯幅の広いp型の逆導電型層を形成する。このような方法により、発光層が単層構造を有する場合および量子井戸構造を有する場合のいずれにおいても同様の効果が得られる。

[0174]

さらに、発光層が量子井戸構造を有する場合においては、量子井戸層にアクセプタ準位またはドナー準位を不均一に形成することで、圧電効果のために発生した発光層の電位勾配をさらに低減することができる。この場合、アクセプタ準位を量子井戸層中の[111]方向側の部分に多く形成し、または障壁層中で量子井戸層の[111]方向側の界面と接する部分に多く形成する。あるいは、ドナー準位を量子井戸層中の[-1-1-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[-1-1-1]方向側の部分に多く形成し、または障壁層中で量子井戸層の[-1-1-1]方向側の界面と接する部分に多く形成する。

[0175]

発光層における界面に垂直な方向としては、歪により電位勾配の発生する方向であれば、発光層の面方位は(111)面と等価な面方位に限られるものではない。歪発光層の面方位が[100]軸を面内に含む面方位およびこれと等価な面方位以外であれば、いかなる面方位でも、歪により電位勾配が発光層の界面に垂直な方向に発生する。すなわち、歪発光層の面方位が一般式(0MN)面で表される面方位およびこれと等価な面方位以外であれば、いかなる面方位でも、圧電効果が発生する。ここで、MおよびNは、M=N=0を除く任意の数である。上記の(0MN)面は、例えば(001)面および(011)面である。特に、(111)面を主面とする歪発光層において、発光層の界面に垂直な方向に電位勾配を発生させる圧電効果が最も大きい。なお、歪により電位勾配の発生する発光

層の面方位については後述する。

[0176]

(12) 第12の実施例

図30は本発明の第12の実施例における埋め込みリッジ構造のA1GaIn P系半導体レーザ素子の構造を示す断面図である。第12の実施例の半導体レー ザ素子は、多重量子井戸構造(MQW構造)を有するMQW発光層を有する。図 31および図32は第12の実施例の半導体レーザ素子におけるMQW発光層の エネルギーバンド図である。

[0177]

図30において、n-GaAs基板21は、面方位が(111)Bの結晶成長面を有する。n-GaAs基板21上に $n-Ga_{0.51}$ I $n_{0.49}$ Pからなるn-バッファ層22、n-($A1_{0.7}$ $Ga_{0.3}$)0.51 I $n_{0.49}$ Pからなるn-クラッド層23、およびMQW発光層24 が順に形成されている。

[0178]

MQW発光層 24は、図31に示すように、 $p-(A1_{0.5}$ $Ga_{0.5})_{0.51}$ $In_{0.49}$ Pからなる光ガイド層 24 c上に($A1_{0.5}$ $Ga_{0.5})_{0.45}$ $In_{0.55}$ Pからなる5層の圧縮歪障壁層 24 a および $Ga_{0.6}$ $In_{0.4}$ Pからなる4層の引張り歪井戸層 24 b が交互に積層されてなる。本実施例においては、この光ガイド層 24 c が p型の逆導電型層に相当する。

[0179]

MQW発光層 24上には、 $n-(A1_{0.57}$ Ga $_{0.43})$ $_{0.51}$ In $_{0.49}$ Pからなる光ガイド層 25が形成されている。本実施例においては、この光ガイド層 25が n型の逆導電型層に相当する。光ガイド層 25上には多重量子障壁層 26は、 $Ga_{0.51}$ In $_{0.49}$ Pからなる 10 層の井戸層および($A1_{0.7}$ Ga $_{0.3}$) $_{0.51}$ In $_{0.49}$ Pからなる 10 層の障壁層が交互に積層されてなる。この多重量子障壁層 26は、温度特性の改善のために設けられている。

[0180]

多重量子障壁層 2.6 上には、 $p-(A1_{0.7}$ $Ga_{0.3})_{0.51}$ $In_{0.49}$ P からな

る p-クラッド層 2 7が形成されている。 p-クラッド層 2 7の上部領域はメサエッチング等によりストライプ状のリッジ部に形成されている。 リッジ部の幅は $5~\mu$ mである。 p-クラッド層 2 7のリッジ部上には p-G $a_{0.51}$ I $n_{0.49}$ Pからなる p-コンタクト層 2 8が形成されている。

[0181]

pークラッド層27の両側には、n-GaAsからなるn-電流ブロック層29が形成され、p-コンタクト層28上およびn-電流ブロック層29上にはp-GaAsからなるp-キャップ層30が形成されている。n-GaAs基板21の下面にn電極32が形成され、p-キャップ層30の上面にp電極31が形成されている。

[0182]

表1に図30の半導体レーザ素子における各層の材料および膜厚を示す。

[0183]

【表1】

		材料	膜厚
n-パッファ層22		n-Ga _{0. 51} In _{0. 49} P	0.3μm
n-クラッド層23		n-(Al _{0.7} Ga _{0.3}) _{0.51} In _{0.49} P	0.8 μ m
MQW 活性層 24	光が (A [*] 層 24c	$p-(Al_{0.5}Ga_{0.5})_{0.51}In_{0.49}P$	50nm
	障壁層24a	$(AI_{0.5}Ga_{0.5})_{0.45}In_{0.55}P$	各4nm
	井戸層24b	Ga _{0. 6} I n _{0. 4} P	各10nm
光が イド層25		$n-(AI_{0.57}Ga_{0.43})_{0.51}In_{0.49}P$	30nm
多重量子 障壁層26	井戸層	Ga _{0. 51} In _{0. 49} P	各1.1nm
	障壁層	(Al _{0.7} Ga _{0.3}) _{0.51} In _{0.49} P	各1.7nm
p-クラット* 層27		$p-(Al_{0.7}Ga_{0.3})_{0.51}In_{0.49}P$	0.8 μ m
p-コンタクト層28		p-Ga _{0. 51} In _{0. 49} P	0.1μm
n-電流プロック層29		n-GaAs	0.8 μ m
p-キャップ層30		p-GaAs	3μm

[0184]

この半導体レーザ素子において、n-GaAs基板21上の各層 $22\sim30$ は MOCVD法(有機金属化学的気相成長法)等により形成される。

[0185]

圧縮歪障壁層24aの格子定数はn-GaAs基板21の格子定数よりも大きく設定されている。それにより、圧縮歪障壁層24aはn-GaAs基板21に対して圧縮歪を有する。引張り歪井戸層24bの格子定数はn-GaAs基板21の格子定数よりも小さく設定されている。それにより、引張り歪井戸層24bはn-GaAs基板21に対して引張り歪を有する。

[0186]

図31に示すように、本実施例においては、p型の逆導電型層として、n-ク

ラッド層23に比べて禁制帯幅が小さくかつ圧縮歪障壁層24aおよび引張り歪井戸層24bに比べて禁制帯幅の大きいp-光ガイド層24cが形成されている。また、n型の逆導電型層として、圧縮歪障壁層24aおよび引張り歪井戸層24bに比べて禁制帯幅が大きく多重量子障壁層26に比べて禁制帯幅が小さなn-光ガイド層25が形成されている。

[0187]

さらに、n型不純物として例えばSeが圧縮歪障壁層24a中で引張り歪井戸層24bの[-1-1-1]方向側つまり光ガイド層25側の界面と接する部分に多くドープされ、p型不純物として例えばZnが圧縮歪障壁層24a中で引張り歪井戸層24bの[111]方向側つまり光ガイド層24c側の界面と接する部分に多くドープされ、変調ドーピング構造となっている。本実施例では、n型不純物およびp型不純物のドーピング濃度がほば等しい場合について示している。

[0188]

なお、本実施例では、MQW発光層24中の量子井戸面内に関して井戸層24 bが引張り歪を有し、障壁層24aが圧縮歪を有するため、障壁層24aには井 戸層24bとは反対の電位勾配が発生する。それにより、MQW発光層24のエ ネルギーバンドにおいて、障壁層24aのエネルギーバンドの勾配が[111] 方向側が[-1-1-1]方向側に比べて高くなり、井戸層24bのエネルギーバンド 勾配は、[-1-1-1]方向側が[111]方向側に比べて高くなる。

[0189]

本実施例では、図32に示すように、電子および正孔が補償され、ドーピングによるキャリアはほとんど発生しないが、イオン化したp型不純物とイオン化したn型不純物とにより引張り歪井戸層24bの電位勾配が減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0190]

(13) 第13の実施例

図33は本発明の第13の実施例におけるZnSe系半導体レーザ素子の構造 を示す断面図である。第13の実施例の半導体レーザ素子は、多重量子井戸構造

特平11-371745

(MQW構造)を有するMQW発光層を有する。図34および図35は第13の 実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

[0191]

図33において、n-GaAs基板41の(111)B面上に、n-GaAsからなるn-第1バッッファ層42、n-ZnSeからなるn-第2バッファ層43、 $n-Zn_{0.9}$ $Mg_{0.1}$ $S_{0.15}$ $Se_{0.85}$ からなるn-クラッド層44、 $p-ZnS_{0.15}$ $Se_{0.85}$ からなるp-逆導電型層45 およびMQW発光層46 が順に形成されている。

[0192]

MQW発光層46は、図34に示すように、 $ZnS_{0.1}Se_{0.9}$ からなる5層の引張り歪障壁層45 a および $Zn_{0.7}Cd_{0.3}Se$ からなる4層の圧縮歪井戸層45 b が交互に積層されてなる。

[0193]

MQW発光層46上には、 $n-ZnS_{0.15}Se_{0.85}$ からなるn-逆導電型層47および $p-Zn_{0.9}$ Mg $_{0.1}$ S $_{0.15}Se_{0.85}$ からなるp-クラッド層48が形成されている。p-クラッド層48の上部領域はストライプ状のリッジ部となっている。

[0194]

p-クラッド層480リッジ部上には、p-ZnSeからなるp-コンタクト層49が形成され、p-クラッド層480リッジ部およびp-コンタクト層49の両側には SiO_2 膜50が形成されている。n-GaAs 基板41の下面にn 電極51が形成され、p-コンタクト層49上および SiO_2 層50上にp電極52が形成されている。

[0195]

表2に図33の半導体レーザ素子における各層の材料および膜厚を示す。

[0196]

【表2】

		材料	膜厚
n-第1パッファ層42		n-GaAs	1 μ m
n-第2パッファ層43		n-ZnSe	1 μ m
n-クラット [*] 層44		n-Zn _{0.9} Mg _{0.1} S _{0.15} Se _{0.85}	1 μ m
p-逆導電型層45		p-ZnS _{0. 15} Se _{0. 85}	30nm
MQW 活性層 46	引張り歪 障壁層46a	ZnS _{0.1} Se _{0.9}	各5nm
	圧縮歪 井戸層46b	Zn _{0. 7} Cd _{0. 3} Se	各5nm
n-逆導電型層47		n-ZnS _{0. 15} Se _{0. 85}	30nm
p-クラッド層48		p-Zn _{0.9} Mg _{0.1} S _{0.15} Se _{0.85}	1 μ m
p-コンタクト層49		p-ZnSe	0.5μm
Si0 ₂ 層50		SiO ₂	0. 5 μ m

[0197]

図34に示すように、本実施例においては、n-クラッド層44に比べて禁制帯幅が小さくかつ引張り歪障壁層46aおよび圧縮歪井戸層46bに比べて禁制帯幅の大きなp-逆導電型層45が形成されるとともに、p-クラッド層48に比べて禁制帯幅が小さくかつ引張り歪障壁層46aおよび圧縮歪井戸層46bに比べて禁制帯幅の大きなn-逆導電型層47が形成されている。また、n型不純物として例えばC1が引張り歪障壁層46a中で圧縮歪井戸層46bの[-1-1-1]方向側つまりp-クラッド層48側の界面と接する部分に多くドープされ、p型不純物として例えば窒素が引張り歪障壁層46a中で圧縮歪井戸層46bの[111]方向側つまりn-クラッド層44側の界面と接する部分に多くドープされ、変調ドーピング構造となっている。本実施例では、n型不純物およびp型不純物のドーピング濃度がほぼ等しい場合について示している。

[0198]

なお、本実施例では、MQW発光層46中の量子井戸面内に関して井戸層46

bが圧縮歪を有し、障壁層 4 6 a が引張り歪を有するため、障壁層 4 6 a には井戸層 4 6 b とは反対の電位勾配が発生する。それにより、MQW発光層 4 6 のエネルギーバンドにおいて、障壁層 4 6 a のエネルギーバンドの勾配は、 [111] 方向側が [-1-1-1] 方向側に比べて高くなり、井戸層 4 6 b のエネルギーバンドの勾配は [-1-1-1] 方向側が [111] 方向側に比べて高くなる。

[0199]

本実施例では、図35に示すように、電子および正孔が補償され、ドーピングによるキャリアがほとんど発生しないが、イオン化したp型不純物とイオン化したn型不純物とにより圧縮歪井戸層46bの電位勾配が減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0200]

(C) 第3の実施の形態

第3の実施の形態の発光素子は、量子細線構造のMQW発光層を有する。

[0201]

(14) 第14の実施例

図36~図40は第14の実施例における半導体レーザ素子の製造方法を示し、図36は模式的工程断面図、図37はMQW発光層の拡大断面図、図38(a),(b)は量子細線が形成されたMQW発光層のそれぞれ拡大断面図および模式的平面図、図39は量子細線構造のMQW発光層の拡大断面図、図40の模式的工程断面図である。

[0202]

まず、図36に示すように、図19の工程と同様にして、サファイア基板1の (0001) 面上に、MOVPE法により、バッファ層2、アンドープGaN層3、n-コンタクト層4、n-クラック防止層5、n-クラッド層6、n-クラッド層7およびMQW発光層8を成長させる。

[0203]

図37に示すように、MQW発光層8は、複数の障壁層8aと複数の量子井戸層8bとが交互に積層されてなる。MQW発光層8への不純物のドーピング方法

は、第2~第8の実施例と同様である。

[0204]

次に、図38に示すように、集束イオンビーム(FIB)等により、MQW発光層8の一部をnークラッド層7に達するまで線状に削り、MQW発光層8を線状に加工する。MQW発光層8の残存する部分の幅は例えば5nm程度であり、FIBにより削った部分の幅は例えば20nm程度とする。

[0205]

その後、図39に示すように、MQW発光層8をアンドープGaN層8cで埋め込む。それにより、量子細線構造を有するMQW発光層80が形成される。

[0206]

さらに、図40に示すように、MQW発光層80上に、図19の工程と同様にして、MOVPE法により、n-逆導電型層9、p-クラッド層10およびp-キャップ層11を順に成長させる。以後の工程は、図20~図23に示した工程と同様である。

[0207]

本実施例の半導体レーザ素子では、量子細線構造を有するMQW発光層80において、基板上の結晶成長方向に電位勾配が発生する。そこで、第2~第8の実施例と同様に、MQW発光層80とpークラッド層10との間にn-逆導電型層9を形成するとともに、基板上の結晶成長方向に関して不純物を不均一にドープする。それにより、量子細線構造のMQW発光層80において発生した電位勾配が減少する。その結果、電流として注入された電子と正孔との分離が抑制されるので、発光効率の低下およびしきい値電流の上昇が抑制される。

[0208]

なお、量子細線構造の発光層80において、電位勾配の発生する方向は、基板上の結晶成長方向に限らない。基板の面方位、量子細線の方位、量子細線の形状等により、基板の面内方向に電位勾配が発生する場合がある。このような場合には、イオン注入等の方法で、基板の面内方向に関してドーピングを不均一にすればよい。

[0209]

特平11-371745

なお、上記第1~第14の実施例では、本発明を半導体レーザ素子に適用した 場合について説明したが、本発明は、発光ダイオード等の他の発光素子にも適用 することができる。

[0210]

第1~第3の実施の形態において、アクセプタ準位あるいはドナー準位を形成 する方法として不純物をドープする方法の他に、空格子等の格子欠陥によりアク セプタ準位あるいはドナー準位を形成する方法でも、同様の効果を有する。

[0211]

〇歪により電位勾配の発生する発光層の面方位

発光層の界面に垂直な方向の分極は、PIEZOELECTRICITY Vol. 1 (New Revised Edition) by W.G.CADY Dover Publications, Inc. New York 1964 等の文献にしたがって、計算することができる。

[0212]

図41において、z軸を界面に垂直な方向とする。XYZ座標系をZ軸を回転軸として角度α回転させる。回転後の座標軸は、X軸がξ軸に移り、Y軸がy軸に移る。

[0213]

[0214]

ウルツ鉱型結晶では、X軸を結晶の [2-1-10] 軸とし、Y軸を [01-10] 軸とし、Z軸を [0001] 軸とする。また、閃亜鉛鉱型結晶では、X軸を結晶の [100] 軸とし、Y軸を [010] 軸とし、Z軸を [001] 軸とする。

[0215]

ここで、z軸方向の分極を P_z とし、歪テンソルを ϵ_{xx} 、 ϵ_{yy} ϵ_{yz} ϵ_{xz} ϵ_{xy} とし、圧電係数 (piezoelectric stress coefficients) を ϵ_{31} 、 ϵ_{33} 、 ϵ_{14} とする。

[0216]

第1~第13の実施例のような通常の単層構造および量子井戸構造では電位勾

配は z 軸方向の分極 P_z に比例 U、 $\varepsilon_{xx} = \varepsilon_{yy}$ 、 $\varepsilon_{yz} = \varepsilon_{xz} = \varepsilon_{xy} = 0$ であり、 ε_{xx} と ε_{zz} の符号が異なる。

[0217]

ウルツ鉱型結晶では、z軸方向の分極P,は次式で表される。

 $P_{z} = \varepsilon_{xx} \cos \beta \ (e_{31} \cos^{2} \beta + e_{33} \sin^{2} \beta - e_{15} \sin^{2} \beta) + \varepsilon_{yy} e_{31} \cos \beta + \varepsilon_{zz} \cos \beta \ (e_{31} \sin^{2} \beta + e_{33} \cos^{2} \beta + e_{15} \sin^{2} \beta) + \varepsilon_{xz} \sin \beta \ (2 e_{31} \cos^{2} \beta - 2 e_{33} \cos^{2} \beta + e_{15} \sin^{2} \beta) \cdot \cdot \cdot (1)$

[0218]

また、閃亜鉛鉱型結晶では、z軸方向の分極Pzは次式で表される。

 $P_{z} = \varepsilon_{xx} e_{14} \sin \alpha \cos \alpha \cos \alpha \cos \beta \quad (\cos^{2} \beta - \sin^{2} \beta) - \varepsilon_{yy}$ $e_{14} \sin \alpha \cos \alpha \cos \beta + 3 \varepsilon_{zz} e_{14} \sin \alpha \cos \alpha \sin^{2} \beta \cos \beta$ $\beta + 2 \varepsilon_{yz} e_{14} \quad (\cos^{2} \alpha - \sin^{2} \alpha) \sin \beta \cos \beta + 2 \varepsilon_{xz} e_{14} \sin \beta$ $n \alpha \cos \alpha \sin \beta \quad (2 \cos^{2} \beta - \sin^{2} \beta) + 2 \varepsilon_{xy} e_{14} \quad (\cos^{2} \alpha - \sin^{2} \alpha) \quad (\cos^{2} \beta - \sin^{2} \beta) \cdot \cdot \cdot \cdot \quad (2)$

[0219]

特平11-371745

圧電係数の値は、LANDOLT-BORNSTEIN Numerical Data and Functional Relatinships in Science and Technology New Series Group III; Crystal and Solid State Physics Vol. 17a, Edited by O. Madelung, springer-Verlag Berlin-Heidelberg 1982 等に記載されている。

【図面の簡単な説明】

【図1】

本発明の第1~第8の実施例における半導体レーザ素子の構成を示す模式的斜 視図である。

【図2】

第1の実施例の半導体レーザ素子における発光層のエネルギーバンド図である

【図3】

第1の実施例の半導体レーザ素子における発光層のエネルギーバンド図である

【図4】

第2~8の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図5】

第2の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図6】

第2の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図7】

第3の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図8】

第3の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図9】

第4の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図10】

第4の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図11】

第5の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図12】

第5の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図13】

第6の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図14】

第6の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図15】

第7の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図16】

第7の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図17】

第8の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図である。

【図18】

第8の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド図

である。

【図19】

- 図1の半導体レーザ素子の製造方法を示す模式的工程断面図である。 【図20】
- 図1の半導体レーザ素子の製造方法を示す模式的工程断面図である。 【図21】
- 図1の半導体レーザ素子の製造方法を示す模式的工程断面図である。 【図22】
- 図1の半導体レーザ素子の製造方法を示す模式的工程断面図である。 【図23】
- 図1の半導体レーザ素子の製造方法を示す模式的工程断面図である。 【図24】
- 第10の実施例における半導体レーザ素子の構成を示す模式的斜視図である。 【図25】
- 第10の実施例の半導体レーザ素子における発光層のエネルギーバンド図である。

【図26】

第10の実施例の半導体レーザ素子における発光層のエネルギーバンド図である。

【図27】

- 第11の実施例における半導体レーザ素子の構成を示す模式的斜視図である。 【図28】
- 第11の実施例の半導体レーザ素子における発光層のエネルギーバンド図である。

【図29】

第11の実施例の半導体レーザ素子における発光層のエネルギーバンド図である。

【図30】

本発明の第12の実施例における埋め込みリッジ構造のA1GaInP系半導

体レーザ素子の構造を示す模式的断面図である。

【図31】

第12の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド 図である。

【図32】

第12の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド 図である。

【図33】

本発明の第13の実施例におけるZnSe系半導体レーザ素子の構造を示す模式的断面図である。

【図34】

第13の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド 図である。

【図35】

第13の実施例の半導体レーザ素子におけるMQW発光層のエネルギーバンド 図である。

【図36】

第14の実施例における半導体レーザ素子の製造方法を示す模式的工程断面図 である。

【図37】

第14の実施例における半導体レーザ素子のMQW発光層の拡大断面図である

【図38】

第14の実施例における半導体レーザ素子の量子細線構造が形成されたMQW 発光層の拡大断面図および模式的平面図である。

【図39】

第14の実施例における半導体レーザ素子の量子細線構造のMQW発光層の拡大断面図である。

【図40】

第14の実施例における半導体レーザ素子の製造方法を示す模式的工程断面図 である。

【図41】

歪により電位勾配が発生する量子井戸層の面方位を説明するための図である。

【図42】

従来のGaN系半導体発光素子の構成を示す模式的断面図である。

【図43】

従来の半導体発光素子におけるMQW発光層のエネルギーバンド図である。

【図44】

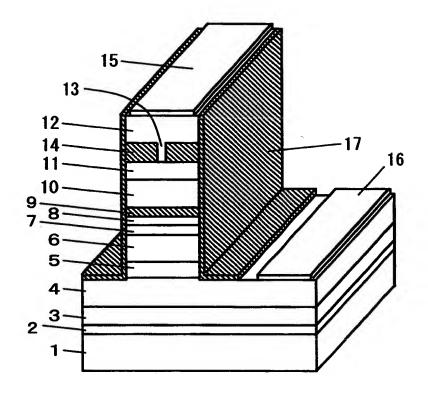
従来の半導体発光素子におけるMQW発光層のエネルギーバンド図である。

【符号の説明】

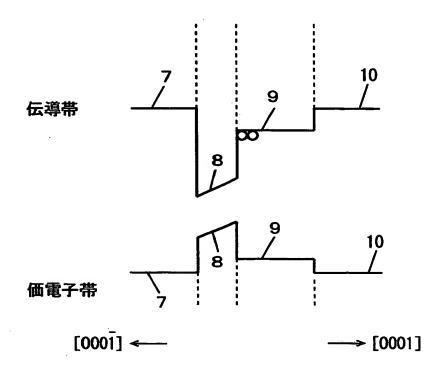
- 1 サファイア基板
- 6,7 n-クラッド層
- 8, 24, 46, 80 発光層
- 8a, 24a, 46a 障壁層
- 8 b 量子井戸層
- 9,47 n-逆導電型層
- 10 p-クラッド層
- 19,45 p-逆導電型層
- 23,44 nークラッド層
- 27,48 p-クラッド層
- 24b, 46b 井戸層

【書類名】 図面

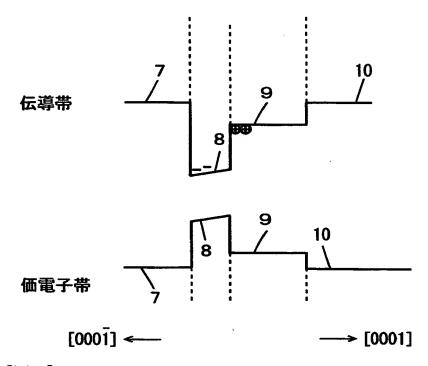
【図1】



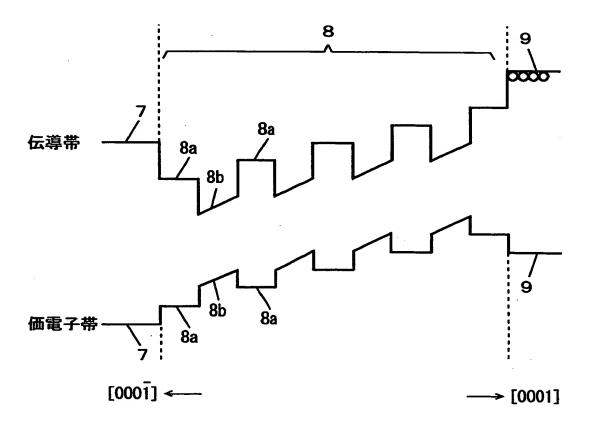
【図2】



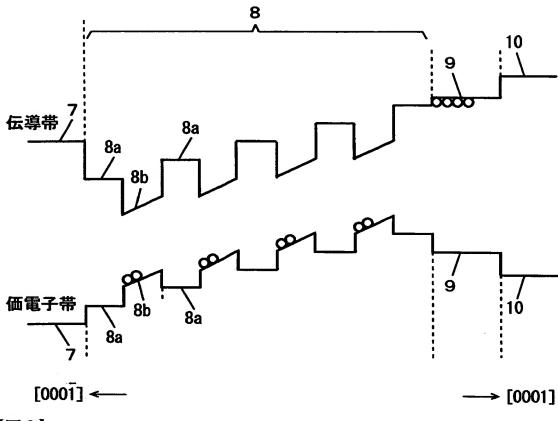
【図3】



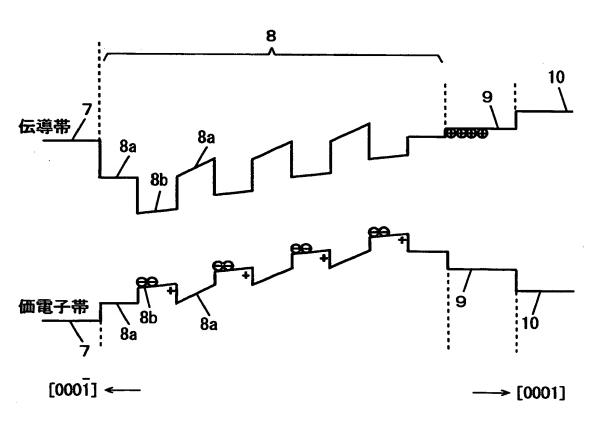
【図4】



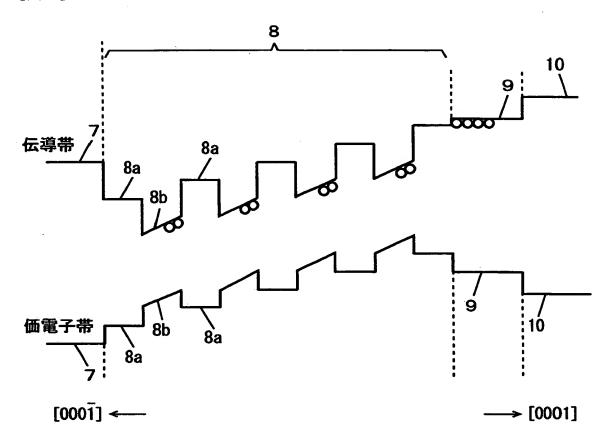




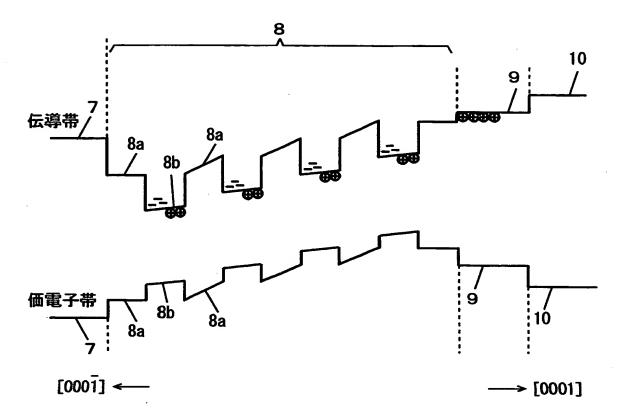
[図6]



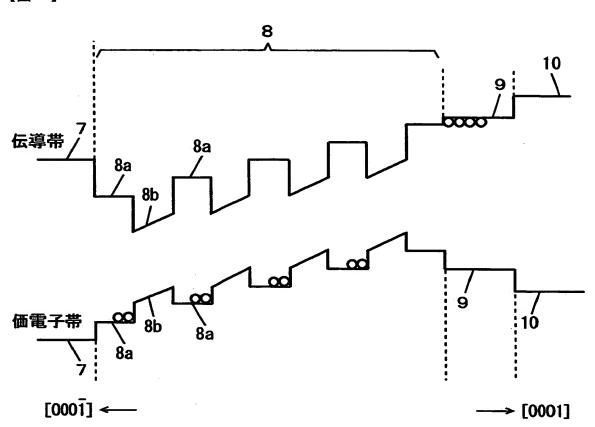
【図7】



【図8】







よびp型の逆導電型層の構成はこれに限定されるものではない。n型の逆導電型層およびp型の逆導電型層は、発光層8に比べて大きな禁制帯幅を有するInGaN、AlGaInN、AlGaN等から構成されてもよい。このような構成を有するn型の逆導電型層およびp型の逆導電型層を形成する場合においても、n型の逆導電型層およびp型の逆導電型層の厚さは1~100nm程度であり、アクセプタ準位あるいはドナー準位の濃度は1×10¹⁷~3×10¹⁸cm⁻³程度であることが好ましい。

[0156]

Ŋ.

例えば、第1〜第10の実施例において、n型の逆導電型層として、発光層 8 より禁制帯幅が大きくかつpーAlGaNからなるpークラッド層10と禁制帯幅が同じかまたはpークラッド層10に比べて禁制帯幅が大きなnーInGaN層、n-AlGaInN層またはn-AlGaN層を形成してもよい。

[0157]

あるいは、n型の逆導電型層として、発光層8より禁制帯幅が大きくかつpーAlGaNからなるpークラッド層10に比べて禁制帯幅が小さなnーInGaN層、nーAlGaInN層またはnーAlGaN層を形成してもよい。この場合、n型の逆導電型層の屈折率がpークラッド層10の屈折率に比べて大きくなるので、n型の逆導電型層は光ガイド層としての機能も備える。

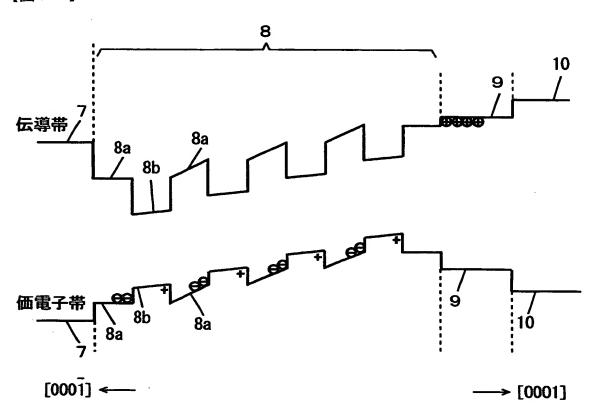
[0158]

一方、第11の実施例において、p型の逆導電型層として、発光層8より禁制 帯幅が大きくかつnーAlGaNからなるnークラッド層6と禁制帯幅が同じか またはnークラッド層6に比べて禁制帯幅が大きなpーInGaN層、pーAl GaInN層またはpーAlGaN層を形成してもよい。

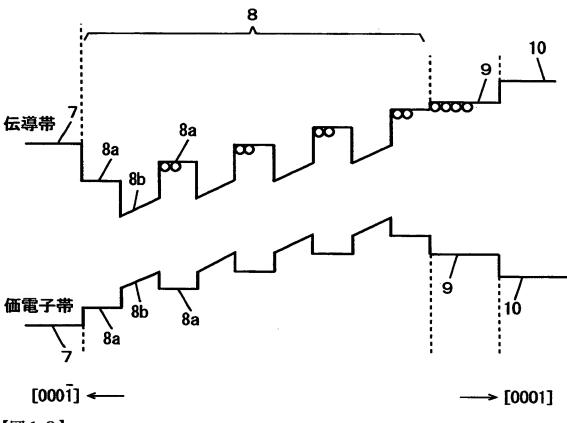
[0159]

あるいは、p型の逆導電型層として、発光層8より禁制帯幅が大きくかつnーAlGaNからなるnークラッド層6に比べて禁制帯幅が小さなpーInGaN層、pーAlGaInN層またはpーAlGaN層を形成してもよい。この場合、p型の逆導電型層の屈折率がnークラッド層6の屈折率に比べて大きくなるので、p型の逆導電型層は光ガイド層としての機能を備える。

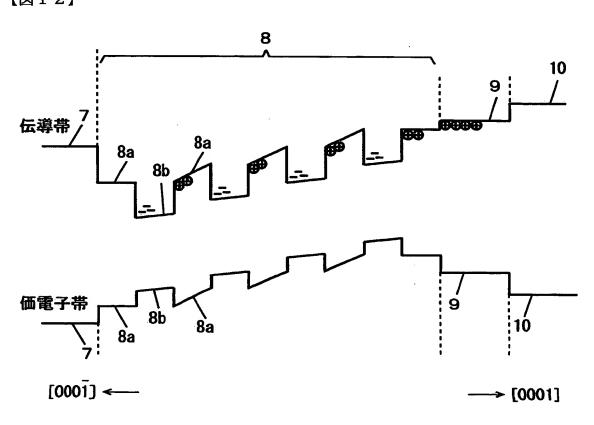
【図10】



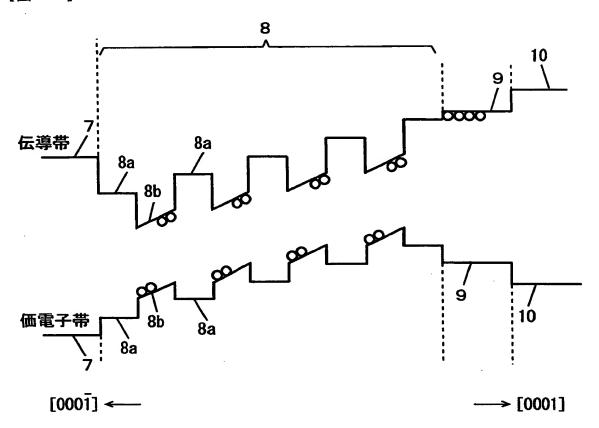
【図11】



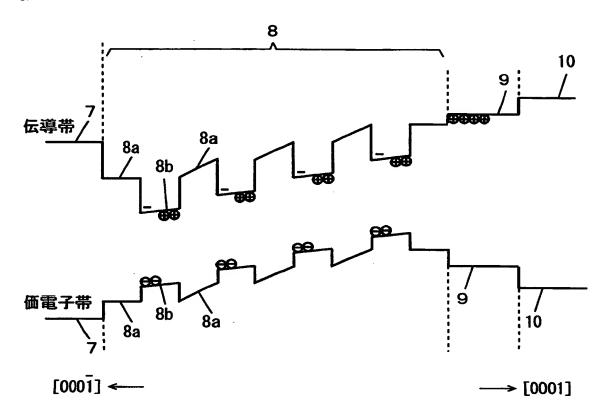
【図12】



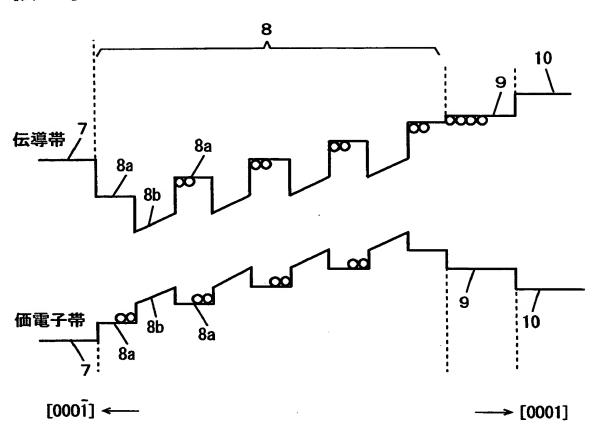
【図13】



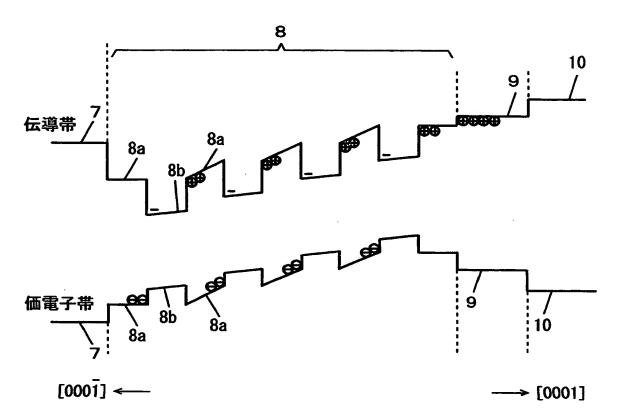
【図14】



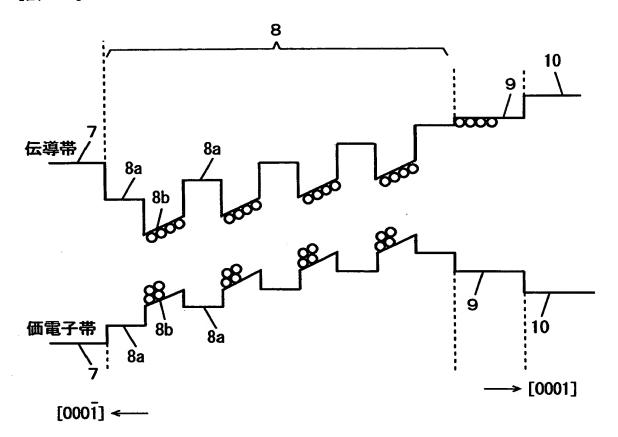




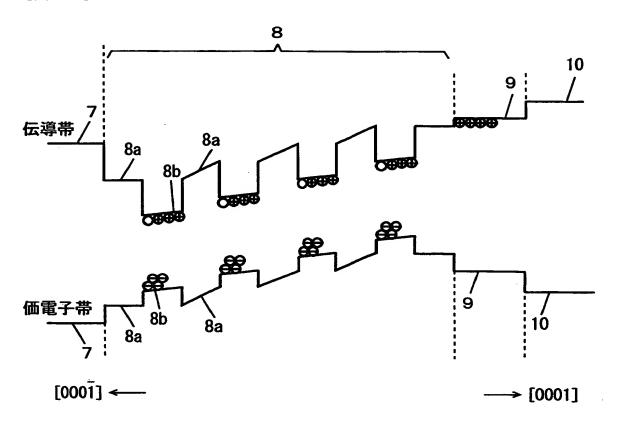
【図16】



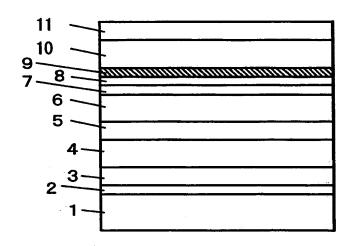
【図17】



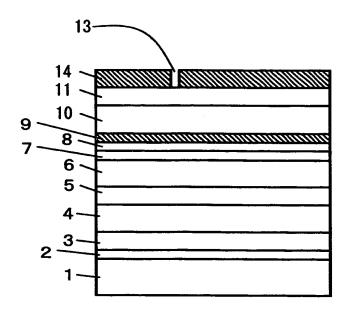
【図18】



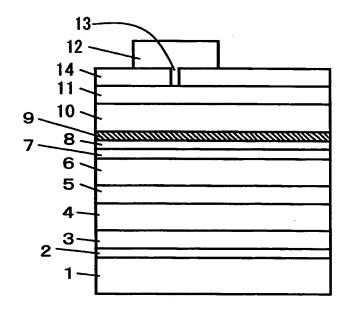
【図19】



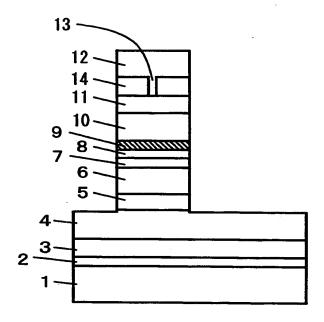
【図20】



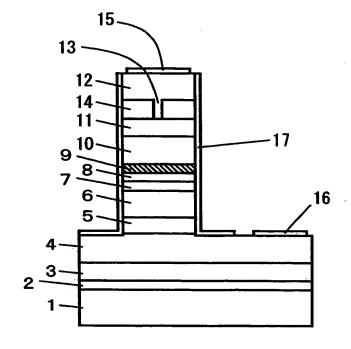
【図21】



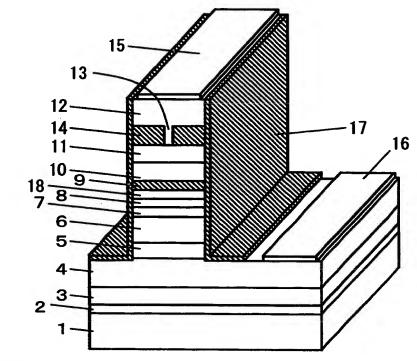
【図22】



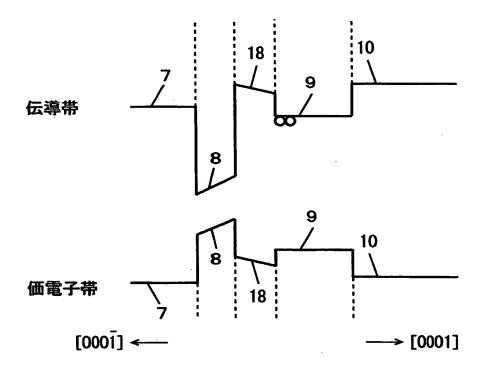
【図23】



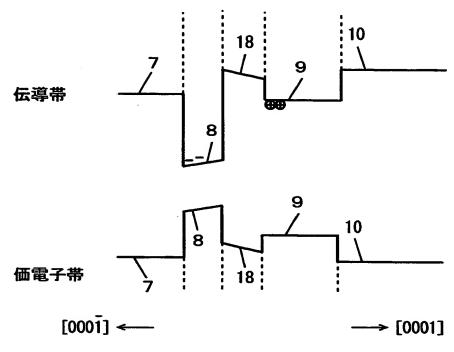
【図24】



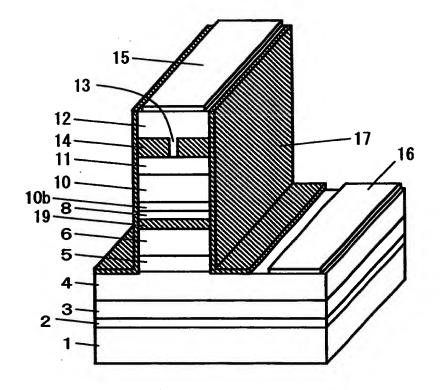
【図25】



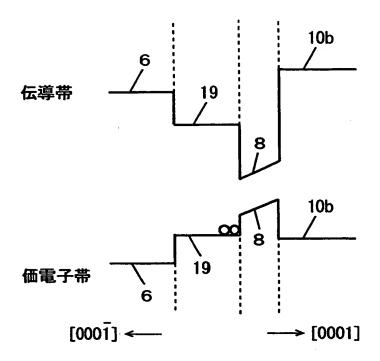
【図26】



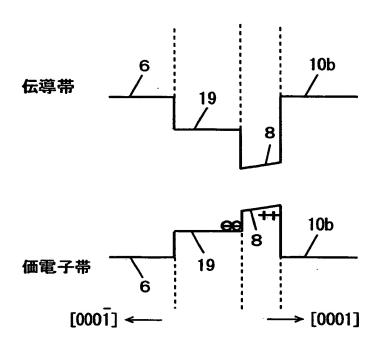
【図27】



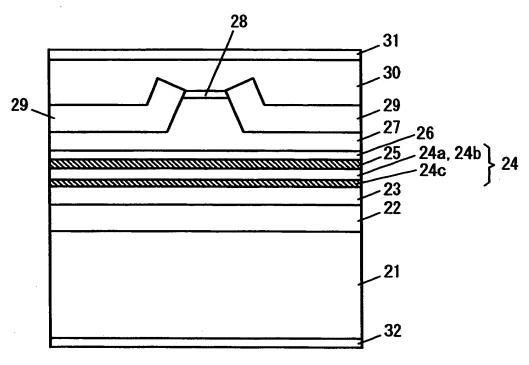
【図28】



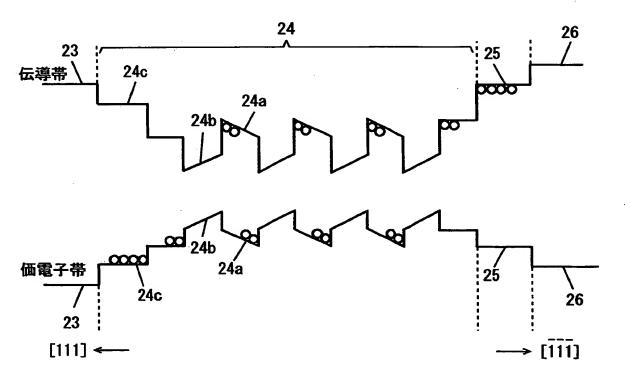
【図29】



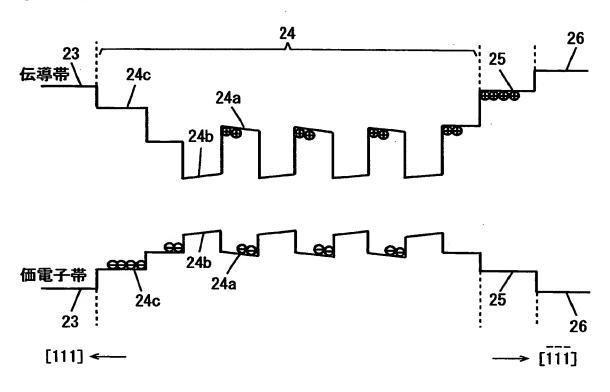
【図30】



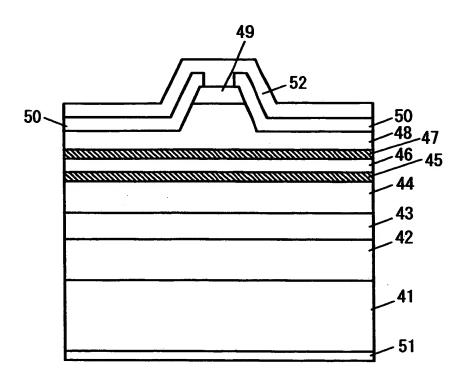
【図31】



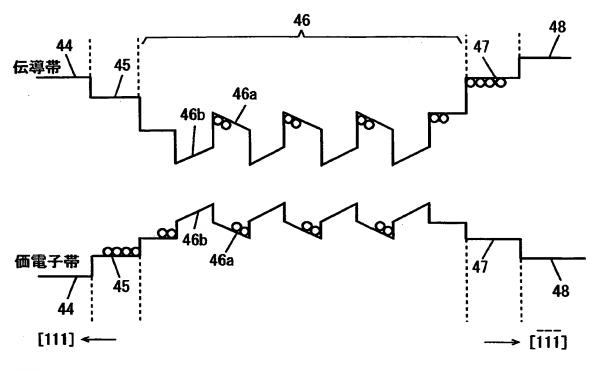
【図32】



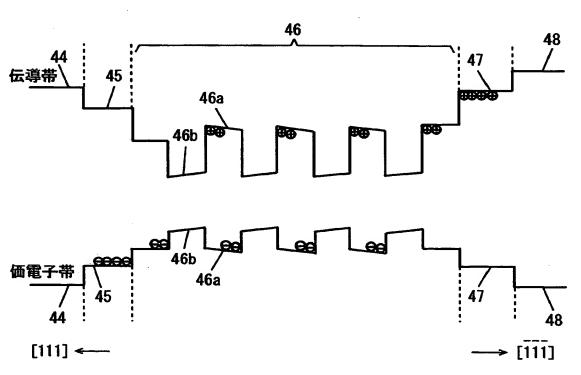
【図33】



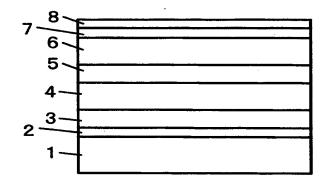
【図34】



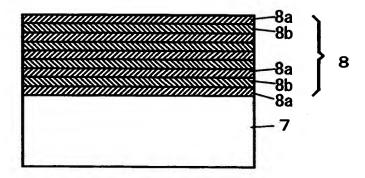
【図35】



【図36】

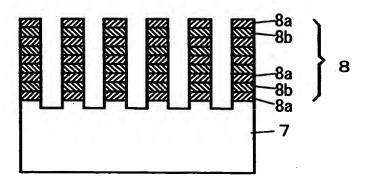


【図37】

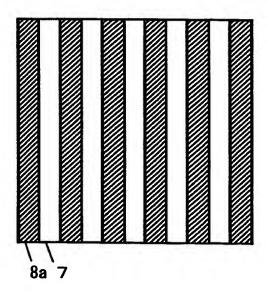


[図38]

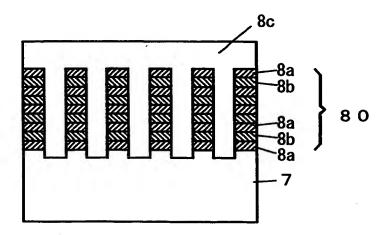
(a)



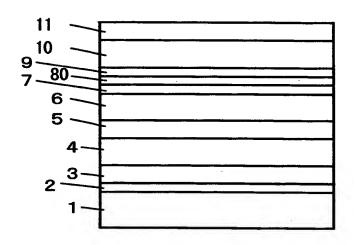
(b)



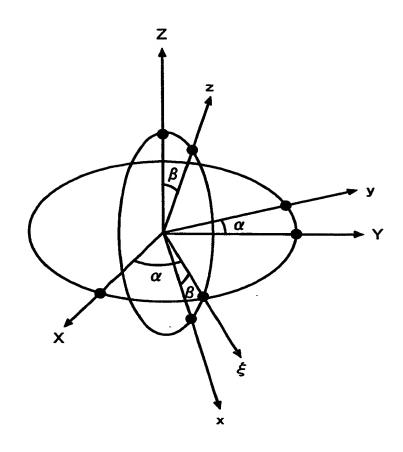
【図39】



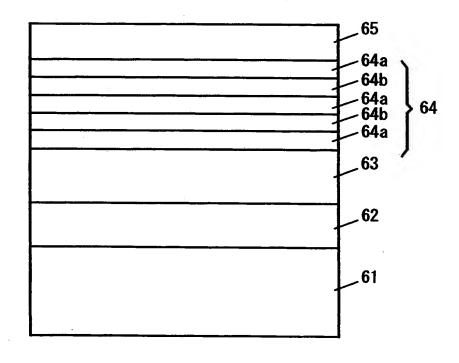
【図40】



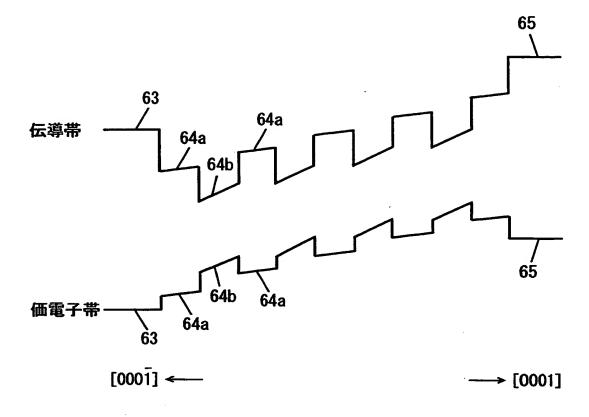
【図41】



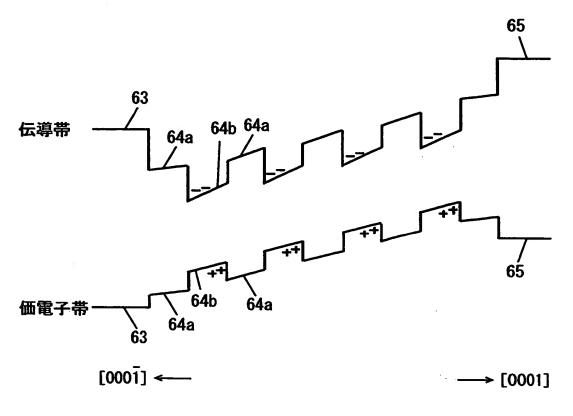
【図42】



【図43】



【図44】



【書類名】

要約書

【要約】

【課題】 発光効率が高く動作電流またはしきい値電流が低い発光素子を提供することである。

【解決手段】 発光層8とp-A1GaNからなるp-クラッド層10との間に、n-GaNからなるn-逆導電型層9が形成されている。n-逆導電帯層9の禁制帯幅は、発光層8の禁制帯幅に比べて大きくかつp-クラッド層10の禁制帯幅に比べて小さい。

【選択図】

図3

出願人履歴情報

識別番号

[000001889]

1. 変更年月日

1993年10月20日

[変更理由]

住所変更

住 所

大阪府守口市京阪本通2丁目5番5号

氏 名

三洋電機株式会社

4.43				S- 2 1									*	- og Sin Fin			1					1 1		rediging.	
がいる。						† ° °	w i			e v	CFT	17 8 6 7 2 7 12 2			**************************************				. 	100	= अ. १ . = रूप्ट र क्		,* ,*,*		. 1
		• 14				-	Ţ.																		
	14-5	1- 1																							O.
100								•						.* .											,
A.											· .												,		
E 7 140		*	5 th 1											1.	40							y a	E		
を記る		()- 1		7										19.4	- v	12									
							1 17	71	Į.					7	4.4				*.			4			r e
1						1 12	48		** .	,				À	* 2	076			÷	· 		1	J_{n-1}	* # 1 T	1
100			-																						
The Section	- 1 h.														*										7
· ·		e*									of.			÷.	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1							•	240		
1																									- A
•							•																		
															 2										
i EX					(4							£ ^{sj}			~	• 4								
ž,		18								an Carrier						. e . ' ≲ā							* 97 ; 00 ;	. ,	
															A.							3		1	
1		· · ·		- 10	٠, ٠,					-	*	97			4.							. 4	4		
	No.												×		# <u>1</u> .		. 1								
																									4
`					٠																				
		1.																							2000
															e.	•									
	100	- 												. * *											
																							6 -		
	À													86.6	1	3.							• • • •		
1	1.4		•											*		A.									
7													- 1			er P					lare ja	ve soor	<i>30</i>		
1		Ant.												14		9 1					, 31 +		11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		
1		k i i			÷.						8			3							4.	4,	V		
100					÷			4 4							4.	4.5							4		
			i fay	Ŷ,	1.00		* 7		4		Š.						* 4.						7. 6.7		
The second			KASA.	į.	l ·				17.4				1	*			÷				10		1.57		
1.3	4 <u>687</u> .	40-4		1790 2		1 2	.		V - 9 - 3 - 4	- H								_				1.5	545 1		